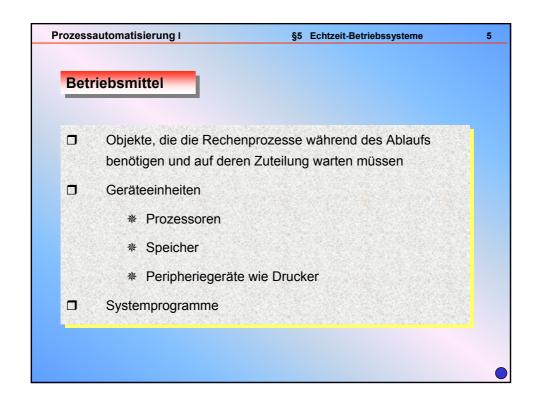
Systematisch aufgebaute Sammlung von Steuerungsund Hilfsprogrammen * Zuteilung der vorhandenen Betriebsmittel zu den konkurrierenden Rechenprozessen Scheduling * Erleichterung der Bedienung und Programmierung des Rechners und der angeschlossenen Geräte für den Anwender Treiber

Eigen	schaften	von Betriebss	ystemen					
0	Realisier	ung der hardwar	eabhängige	n Aufgaben				
	häufig M	itlieferung vom H	ersteller des	s Rechners				
			ffizientes Betriebssystem setzt genaue Kenntnis der ardwarestruktur voraus					
	₩ V	ielfach für ganze	elfach für ganze Rechnerlinie					
		mortisierung der hohen Entwicklungskosten eines Betriebssystems						
	Größe							
		- ⇒ mehrer	e Kilo-Bytes	s bei Mikrorechnern				
		⇒ mehrer	e Mega-Byt	es bei Großrechnern				
	Integration Halbleite		triebssyster	mbestandteile in Form von				



Anforderungen an ein Echtzeitbetriebssystem

Zeitbedingungen bei der Abwicklung von Rechenprozessen

Abschluss bzw. Anstoß von Rechenprozessen

* zu einem exakten Zeitpunkt

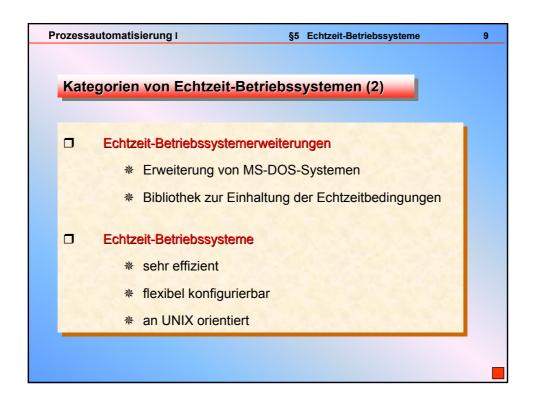
* zu einem bestimmten Zeitpunkt, aber mit zulässigen Zeittoleranzen

* zu einem spätesten Zeitpunkt

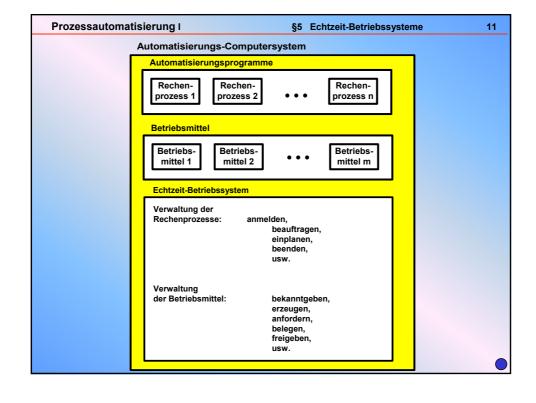
* zu einem frühesten Zeitpunkt

Prozessautomatisierung I §5 Echtzeit-Betriebssysteme Anforderung Zeitdiagramm Beispiel Beispiele von Zeitbedingungen Kennfeldauffeste Zeitpunkte nahme an für die Abwicklung Prüfständen von Rechenprozessen Erfassung von Regelgrößen bei Zeitpunkte mit Toleranzen der direkten digitalen Regelung Erfassung von Datentelegrammen spätester Zeitpunkt bei Linienleiter-Systemen Folgesteuerung frühester Zeitpunkt bei Chargen-Prozessen

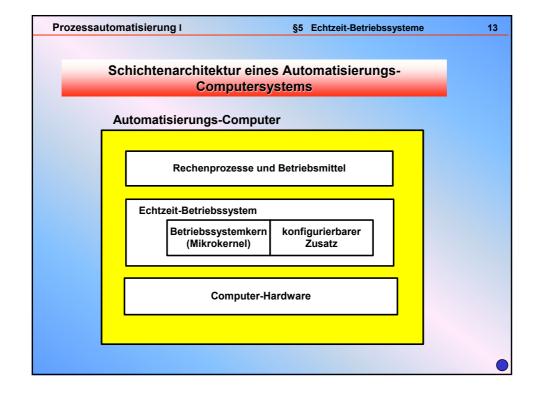
Prozess	automatisierung I §5 Echtzeit-Betriebssysteme	8
Kate	egorien von Echtzeit-Betriebssystemen (1)	
	Fahtra M UNIV	
	Echtzeit-UNIX	
	∗ Kompatibel zu UNIX-System V	
	* Einsatz bei Prozessleitsystemen	
	Echtzeit-Kerne	
	* UNIX-kompatibler Mikro-Kernel mit	
	Speicherverwaltung,	
	Interruptverarbeitung,	
	Scheduler,	
100	Taskverwaltung,	
	Schnittstellen auf der Basis von TCP/IP	

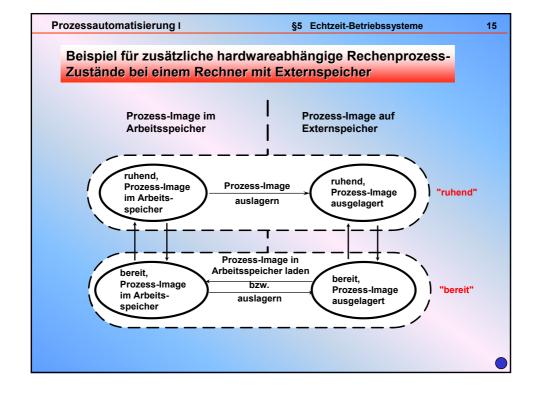




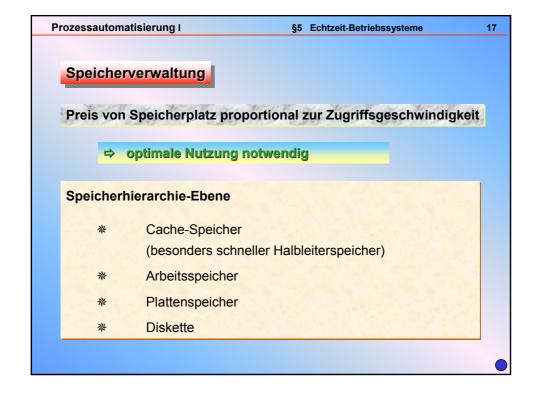


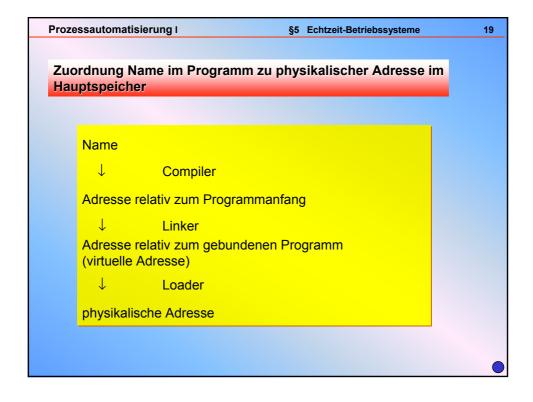
Prozess	automatisierung I §5 Echtzeit-Betriebssysteme	12
Betr	iebssystemfunktionen	
_	Organisation des Ablaufs der Rechenprozesse (Scheduling)	
_	Organisation der Interruptverwaltung	
0	Organisation der Speicherverwaltung	
0	Organisation der Ein-/Ausgabe	
	Organisation des Ablaufs bei irregulären Betriebszuständen	
	und des (Wieder-) Anlaufs	

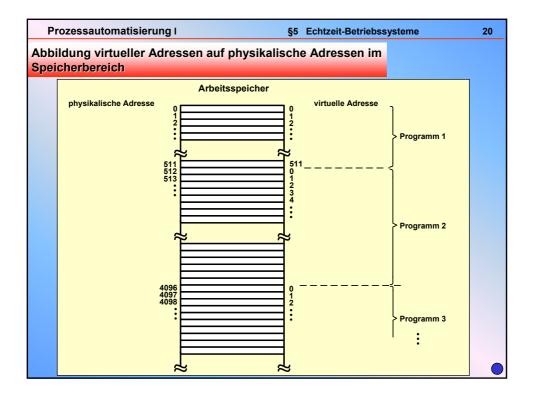


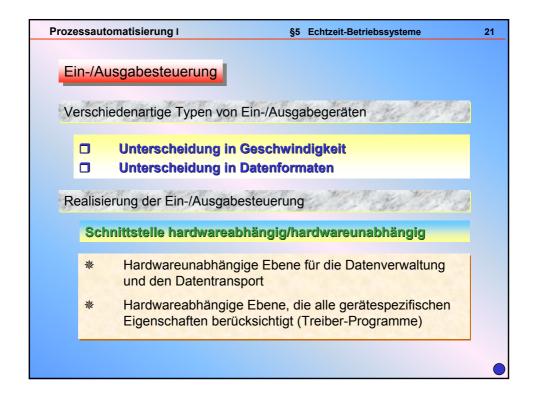


Prozessautomatisierung I	§5 Echtzeit-Betriebssysteme	16
Interrupt-Verwaltung		
Unterbrechung des	geplanten Programmablaufs	
□ Beauftragung einer	Behandlungsroutine	
Interrupt Se	ervice Routine	

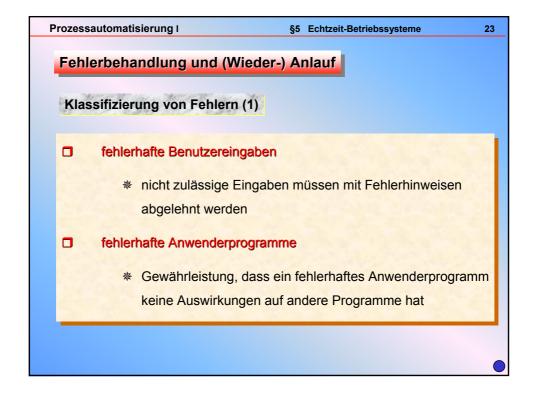


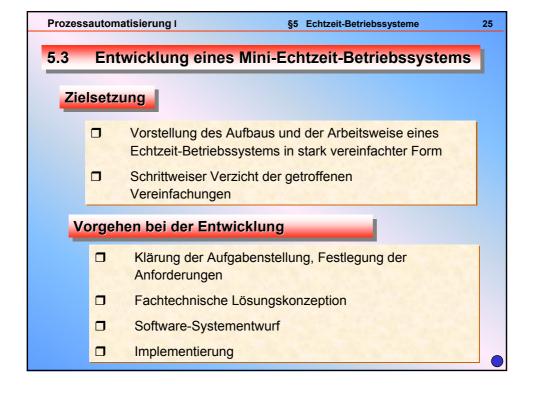


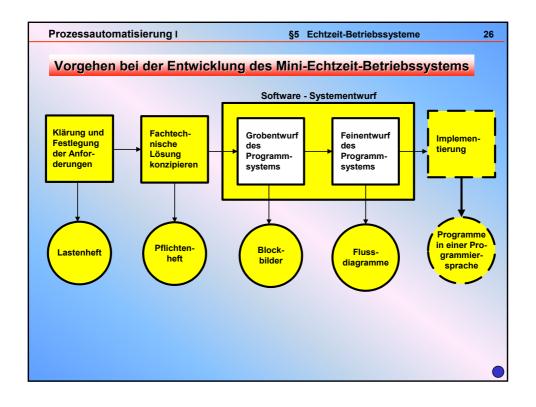


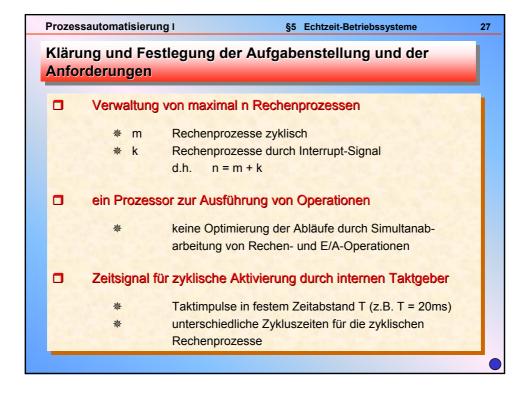


Bel	nandlung von Interrupts
米	Erzeugung und Verarbeitung vektorisierter Interrupts
	Interruptvektor
*	Anstoß einer Interrupt-Routine bei gleichzeitiger Unterbrechung des gerade laufenden Rechenprozesses
*	Priorisierung von Interrupts
*	Hardwarefunktionen für die Interrupt-Behandlung (Mikrosekunden-Bereich)
	(Mikrosekunden-Bereich)



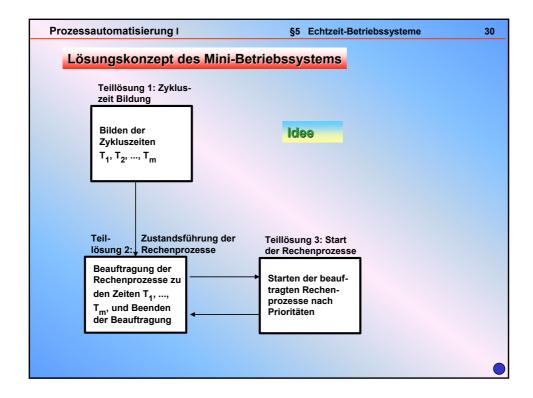


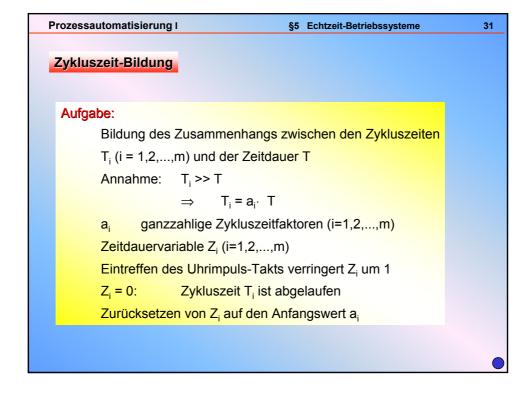


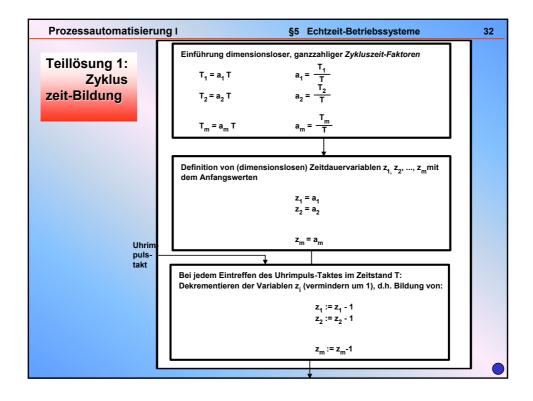


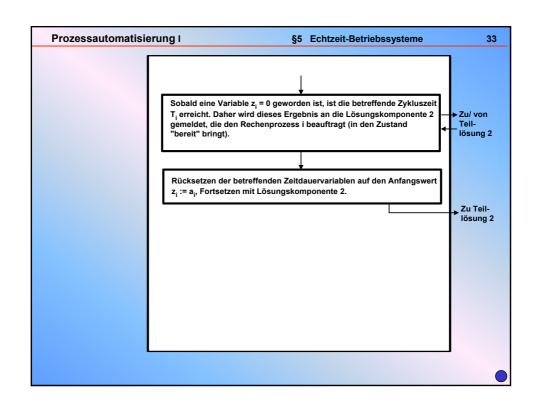
reinf	achungen, die später stufenweise aufgehoben werden
0	Summe aller Rechenzeiten der Rechenprozesse kleiner als Zeitabstand T
	Sicherstellung, dass beim nächsten Uhrimpuls-Takt alle Rechenprozesse beendet sind
0	Keine Verwaltung von Tasks, die durch Interrupt angestoßen werden
	nur zyklische Tasks
€	Keine Betriebsmittelverwaltung * E/A-Zeiten vernachlässigbar klein

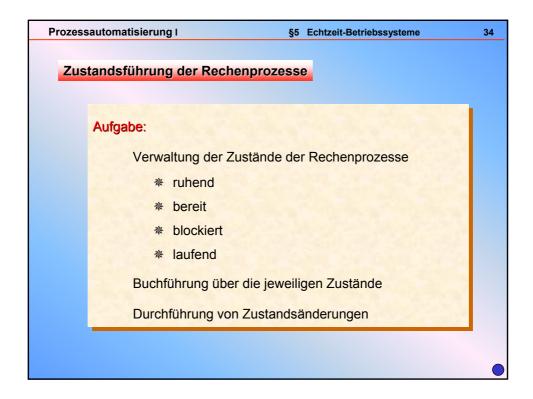
F	Prozessautomat	tisierung I	§5 Echtzeit-Betriebssysteme	29							
	Entwurf ei	ner Lösun	gskonzeption								
	Verfahren d	er asynchro	onen Programmierung								
		asynchrone Beauftragung der einzelnen Rechenprozesse									
		□ keine feste Reihenfolge der Tasks									
	Teillösunger	n		Ī							
		☐ Zykluszeitbildung									
		*	Ableitung der unterschiedlichen Zykluszeiten der Tasks aus dem Uhrimpuls-Takt								
		Zustandsf	führung der Rechenprozesse								
		*	Beauftragung der Tasks zu den jeweiligen Zykluszeiten und definierte Beendigung								
		Start der I	Rechenprozesse								
		證	Start der Task, die an der Reihe ist								

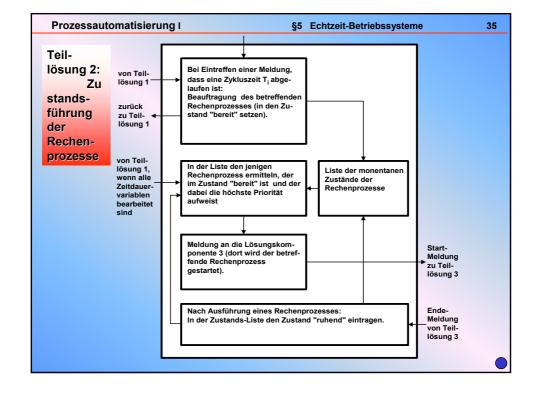




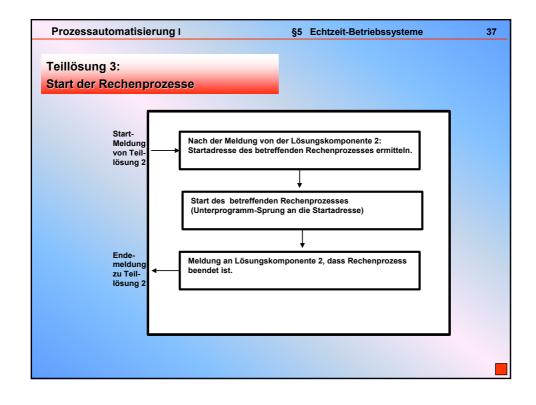












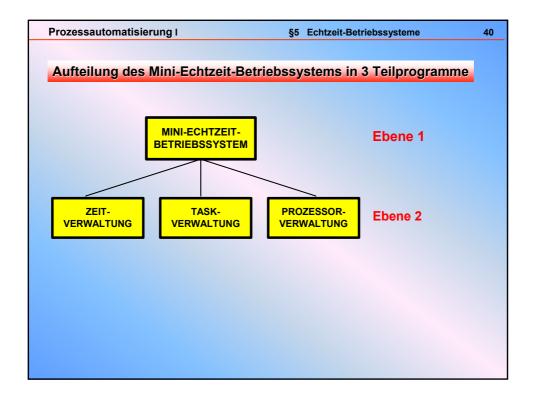
5.4 Softwaresystementwurf des Mini-Echtzeit-Betriebssystems

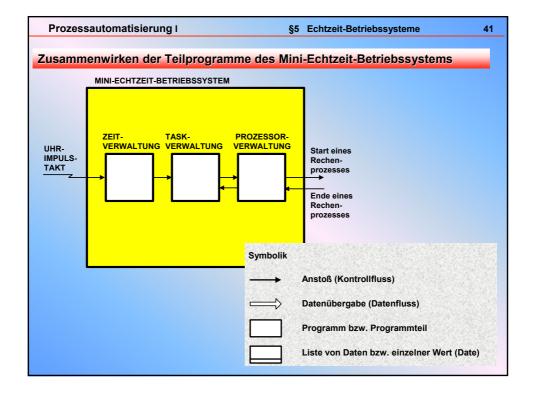
Softwaresystementwurf unter Zugrundelegung der stark vereinfachten Aufgabenstellung

Prinzip der schrittweisen Verfeinerung

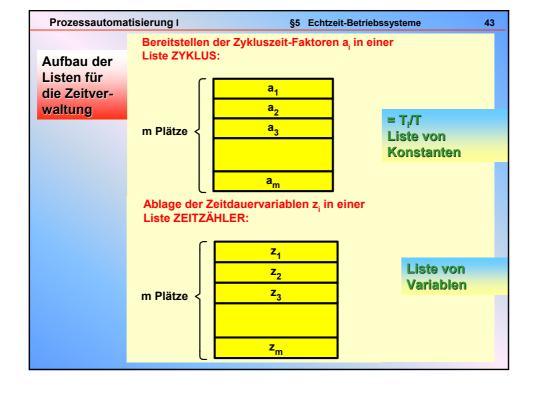
Zerlegung des Mini-Betriebssystemprogramms in Programmteile, die dann wiederum verfeinert werden

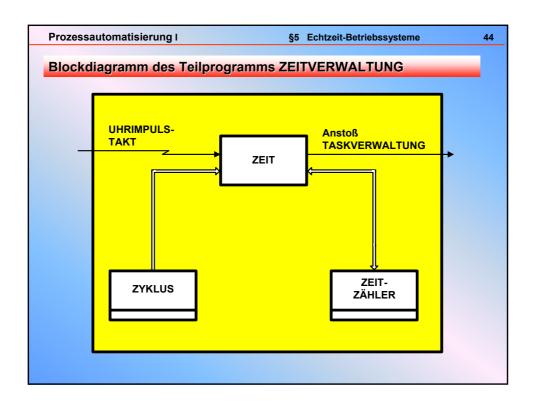
Zerlegung des Mini-Echtzeit-Betriebssystemprogramms Teilprogramm ZEITVERWALTUNG * zur Bildung der unterschiedlichen Zykluszeiten Teilprogramm TASKVERWALTUNG * zur Verwaltung der Rechenprozesse Teilprogramm PROZESSORVERWALTUNG * Zuteilung des Betriebsmittels "Prozessor" * Start der Rechenprozesse

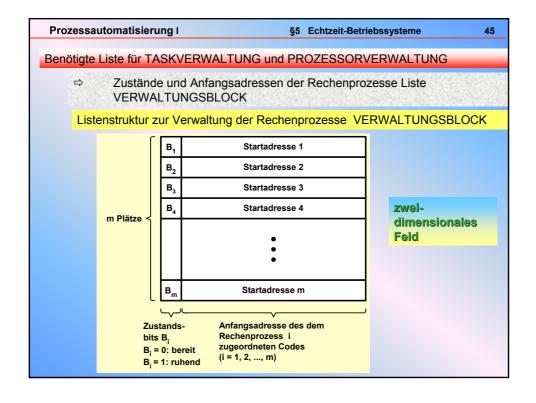


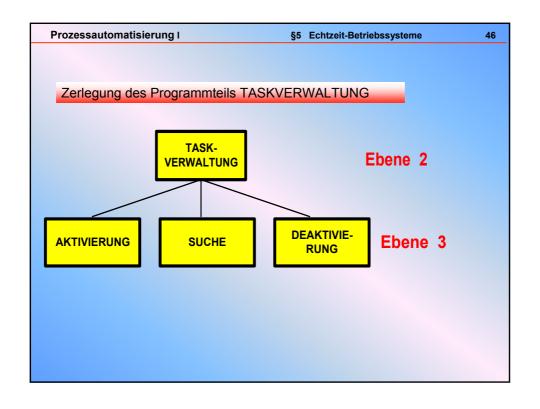


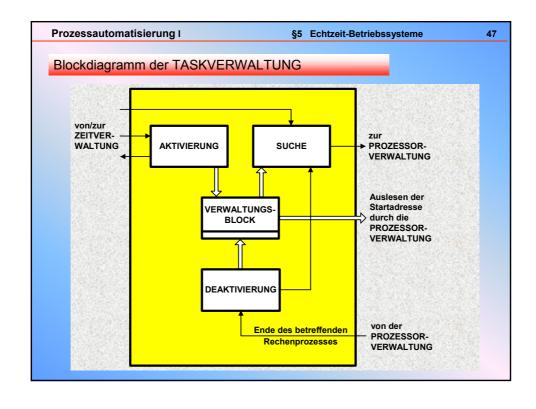


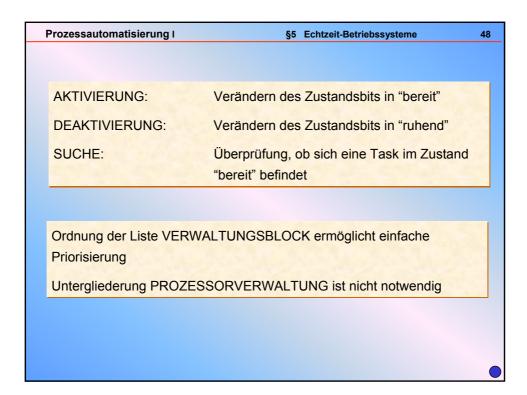


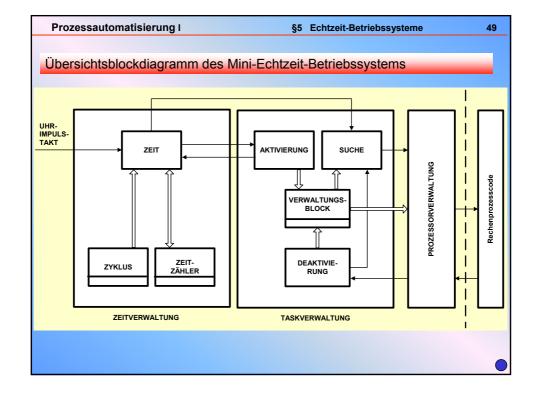


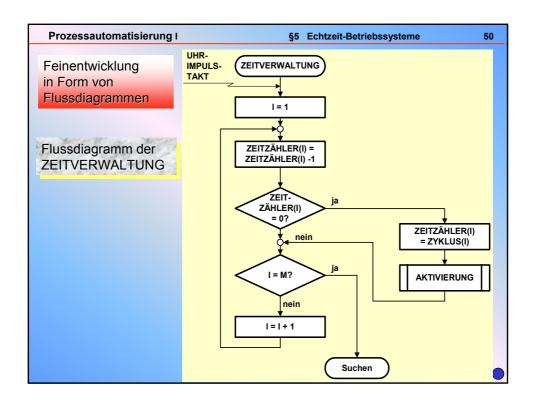


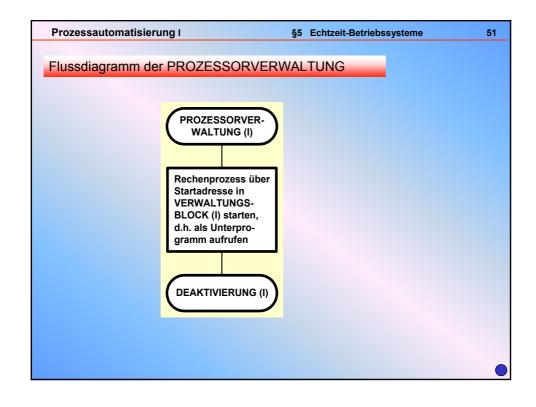


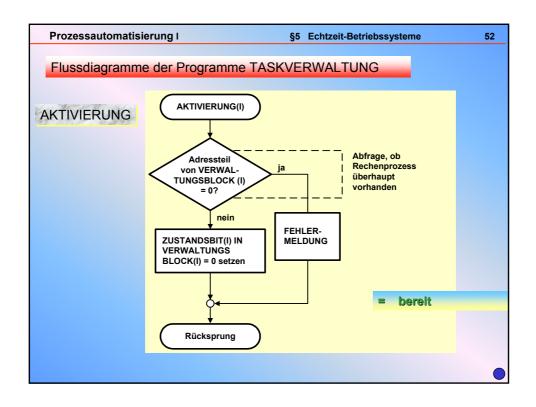


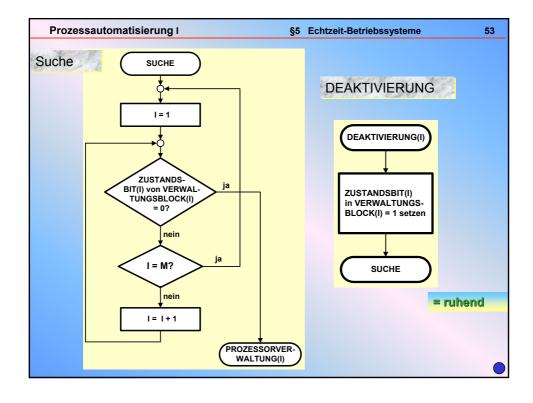


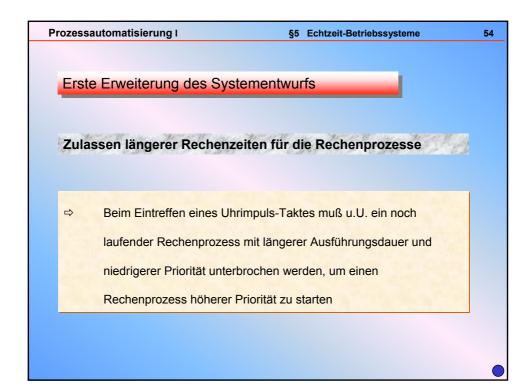


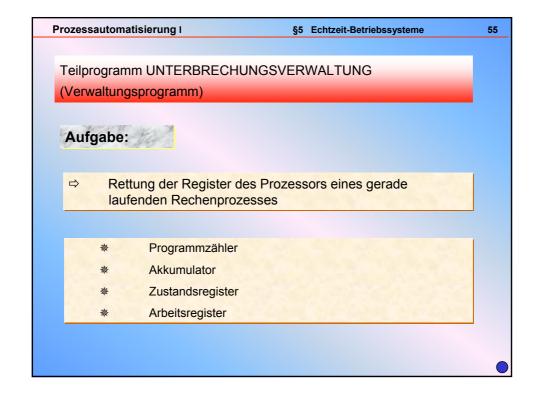


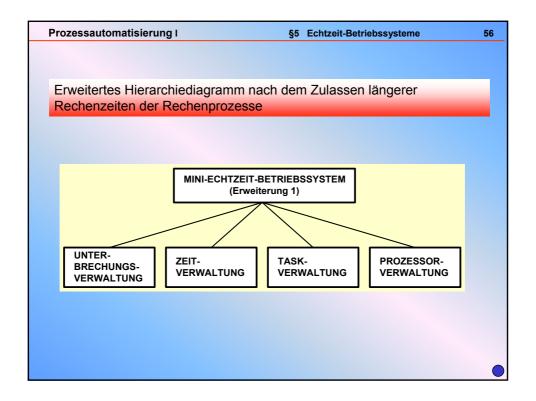


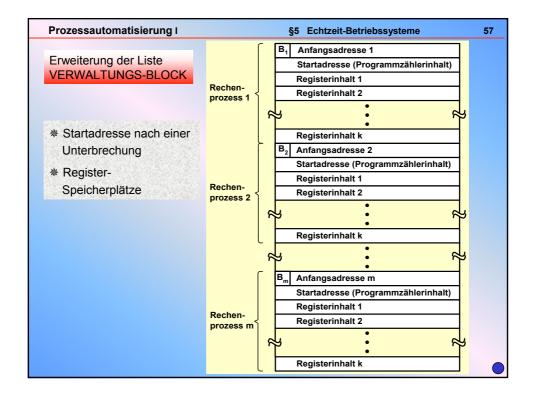


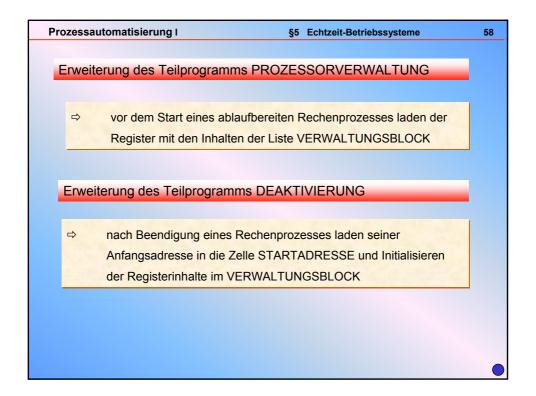


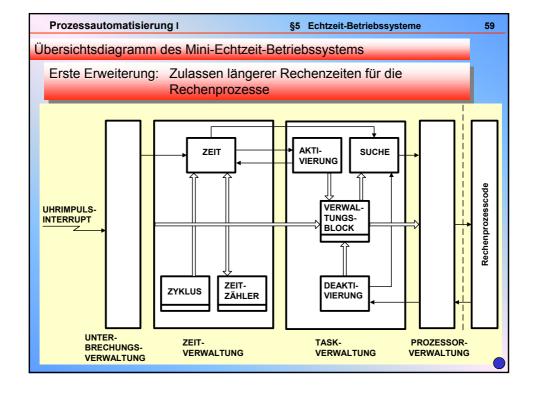


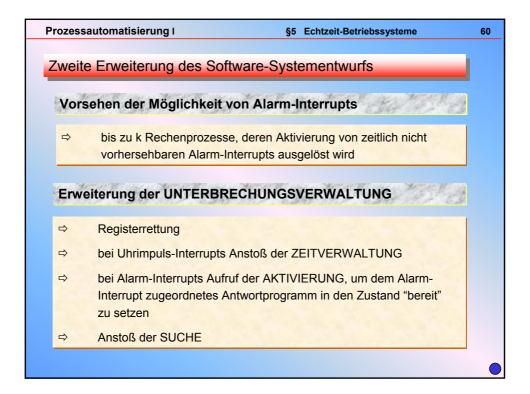


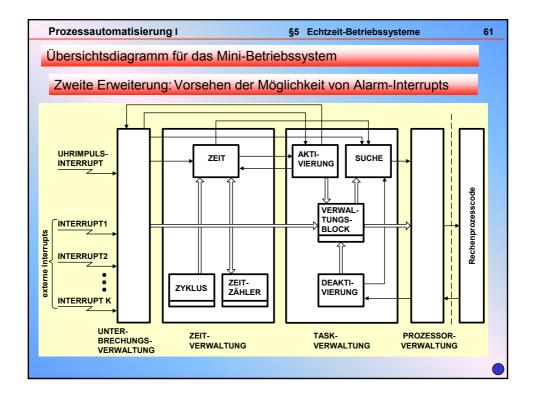


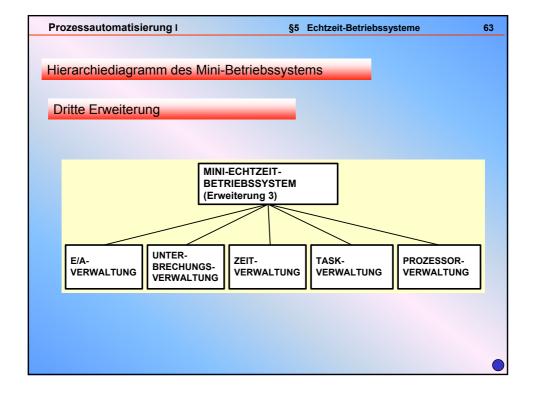


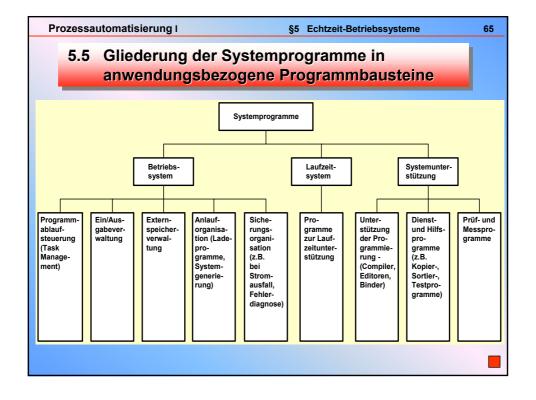




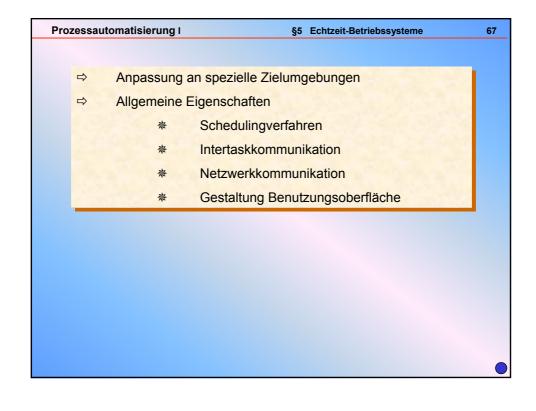








5.6	Beispiele für Echtzeit-Betriebssysteme
Mari	ktübersicht
W uid	avien hei der Augusthuse Eshtreit Betriebegratemen
Krite	erien bei der Auswahl von Echtzeit-Betriebssystemen
⇒	Entwicklungs- und Zielumgebung
⇒	Modularität und Kernelgrösse
⇒	Leistungsdaten
	* Anzahl von Tasks
	* Prioritätsstufen
	* Taskwechselzeiten
	* Interruptlatenzzeit



Prozessautomatisierung I OSE Delta Produkt ERCOS Lvnx-OS OS/9 pSOS PXROS ONX VRTX32 VxWorks Windows CE Hersteller ETAS Lynx ENEA ARS HighTec QNX WindRiver Microware Microtec Microsoft GmbH DATA AB EDV-Real-Time Software Research Integrated System Systems Systeme Systems LTD inc Embedded EZBS. EZK, EZBS. EZBS EZBS EZBS **EZBS** Kategorie EZK Embedded EZK, Embedded EZK. EZK. EZK. Embedde EZK. mbedde mbedd Ziel-8016x, 680x0, 680x0, 680x0, 680x0, 80x86, i386,i486, 680x0, 680x0, Pentium PowerPC CPU32, Pentium, 80286(16 80x86, SPARC PowerPC 80x86, 80x86 80x86, 8016x 80x86 80x86, i486 PowerPC PowerPC 8016x PowerPC PowerPC PowerPC 88000, CPU32 AMD29k CPU32 CPU32, MIPS PowerPC bit) i860, MIPS i960, MIPS CPU32, AMD29k Hitachi S4, i960 i960 ARM SPARC Hitachi SPARC RS6000 SH, MIPS AMD29k Iitachi SI UNIX, UNIX, Windows CE Host-UNIX UNIX UNIX, UNIX, QNX UNIX, UNIX, SUN, SUN, SUN, system Win95, Windows Windows Win95, Win 95 NT Windows Windows Window NT NT NT, OS/2 NT OS/2 ASM, ANSI-C, Watcom C, C++, ASM, ANSI-C ANSI-C ANSI-C, ANSI-C, C, C++ ANSI-C, ANSI-C, Visual C++ Visual Basic OLT C++ C++C++. Java Specificati Pascal, C++ Inline C++ Ada Visual J++ Ada, Modula, Pascal, ASM Language Ada Fortran Dateikein UNIX, FAT UNIX, UNIX, UNIX, UNIX. UNIX, UNIX, FAT FAT, NFS FAT, NFS FAT, FAT Real-Time Filesystem Real-Time ISO9660 Filesyster GUI-X-Win. X-Win kein X-Win X-Win X-Win X-Win Windows CE kein MetaWin System for RT QNX-Win, Photon

§5 Echtzeit-Betriebssysteme

69

rozessa	utomat	isierun	g I			§ 5	Echtzei	t-Betriek	ssysten	ne	70
rtsetzung											
Produkt	ERCOS	Lynx-OS	OS/9	OSE Delta	pSOS	PXROS	QNX	VRTX32	VxWorks	Windows CE	
Netzwerk		TCP/IP, NFS	TCP/IP, OS/9-net, NeWLink	TCP/IP, PPP, SNMP	TCP/IP, Netware, OSI 1-7, SNMP CMIP, X.25	TCP/IP, NFS	TCP/IP, NFS, SNMP, Streams	TCP/IP, Netware	TCP/IP, NFS, SNMP, Streams	TCP/IP, PPP bzw. SLIP	
Feldbus	CAN		CAN, PROFI- BUS, Interbus-S		CAN	CAN, PROFI- BUS		CAN, PROFI- BUS, LON			
Sonstiges	ROM- fähig	ROM- fähig, Multipro- zessor, self-hosted	ROM- fähig, Multipro- zessor	ROM- fähig, Multipro- zessor	ROM- fähig, Multipro- zessor, fehlertoler ant	ROM- fähig, Multipro- zessor	ROM- fähig, Multipro- zessor, POSIX 1003 kompatibel	ROM- fähig	ROM- fähig, Multipro- zessor, POSIX 1003 kompatibel	ROM- fähig	
Sche- duling	preemptiv, kooperativ , prioritäts- gesteuert	preemptiv, prioritäts- gesteuert, Round- Robin	preemptiv, kooperativ , prioritäts- gesteuert, Round- Robin	preemptiv,	preemptiv, prioritäts- gesteuert, Round- Robin	preemptiv, prioritäts- gesteuert	preemptiv, prioritäts- gesteuert, Round- Robin	preemptiv, prioritäts- gesteuert, Round- Robin	preemptiv, prioritäts- gesteuert, Round- Robin	preemptiv, prioritäts- gesteuert	
Task- wech- selzeit	< 54 μs 8016x (20 MHz)						4,7µs Pentium 166, 11,1us 486DX4 (100MHz), 74,2us 386 (33MHz)	17 μs		≥ 100 µs	



