

## AUFGABE 4: TRIPLE MODULAR REDUNDANCY

In dieser Aufgabe werden Sie die *Festkommavariante* des Filters, das Sie in Aufgabe 2 implementiert haben durch Triple Modular Redundancy schützen. Zunächst werden Sie  $\text{tMR}$  durch zeitlich versetzte Ausführung, dann durch parallele Ausführung implementieren. Testen Sie Ihre Implementierung, indem Sie Ausfälle von Komponenten und Verfälschung von Werten simulieren.

*Aufgabenstellung*

A. Implementieren Sie die vorgegebene Schnittstelle (`tmr.h`) für serielle Ausführung (`tmr_serial.c`). Beachten Sie hierbei die Hinweise auf den Übungsfolien.

B. Testen Sie die Implementierung mit Hilfe Ihrer Filterimplementierung aus Aufgabe 2. Passen Sie ggf. die Schnittstelle Ihres Filters entsprechend an.

C. Implementieren Sie die vorgegebene Schnittstelle nun für die parallele Ausführung mit `threads` (`tmr_threads.c`).

D. Erweitern Sie Ihre `threads-tMR`-Implementierung um eine zeitliche Überwachung der Replikatausführung. Nach einer konfigurierbaren Ausführungszeit soll ein Replikat abgebrochen und neu aufgesetzt werden.

*Hinweise*

- Erforderliche Dateien: keine Einschränkungen
- Bearbeitung: Gruppe
- Abgabezeit: 21.6.2012
- Fragen bitte an [i4ezs@lists.cs.fau.de](mailto:i4ezs@lists.cs.fau.de)