

Grundlagen der Systemnahen Programmierung in C (GSPiC)

Teil C Systemnahe Softwareentwicklung

Daniel Lohmann

Lehrstuhl für Informatik 4
Verteilte Systeme und Betriebssysteme

Friedrich-Alexander-Universität
Erlangen-Nürnberg

Sommersemester 2014

http://www4.cs.fau.de/Lehre/SS14/V_GSPIC

V_GSPIC_handout



Softwareentwurf

- Softwareentwurf: Grundsätzliche Überlegungen über die Struktur eines Programms **vor** Beginn der Programmierung
 - Ziel: Zerlegung des Problems in beherrschbare Einheiten
- Es gibt eine Vielzahl von Softwareentwurfs-Methoden
 - Objektorientierter Entwurf
 - Stand der Kunst
 - Dekomposition in Klassen und Objekte
 - An Programmiersprachen wie C++ oder Java ausgelegt
 - Top-Down-Entwurf / **Funktionale Dekomposition**
 - Bis Mitte der 80er Jahre fast ausschließlich verwendet
 - Dekomposition in Funktionen und Funktionsaufrufe
 - An Programmiersprachen wie Fortran, Cobol, Pascal oder C orientiert

[GDI, 06]

Systemnahe Software wird oft (noch) mit **Funktionaler Dekomposition** entworfen und entwickelt.

12-Module: 2014-05-08



Überblick: Teil C Systemnahe Softwareentwicklung

12 Programmstruktur und Module

13 Zeiger und Felder

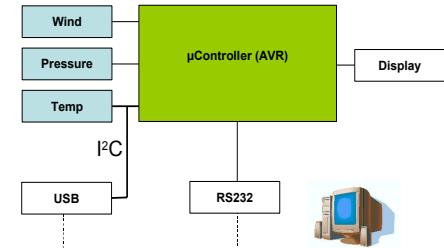
14 μC-Systemarchitektur

15 Nebenläufigkeit

16 Speicherorganisation

Beispiel-Projekt: Eine Wetterstation

- Typisches eingebettetes System
 - Mehrere Sensoren
 - Wind
 - Luftdruck
 - Temperatur
 - Mehrere Aktoren (hier: Ausgabegeräte)
 - LCD-Anzeige
 - PC über RS232
 - PC über USB
 - Sensoren und Aktoren an den μ C angebunden über verschiedene Bussysteme
 - I²C
 - RS232



Wie sieht die **funktionale Dekomposition** der Software aus?



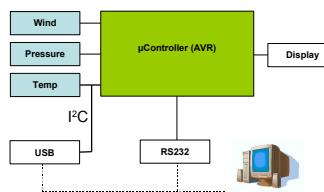
12-Module: 2014-05-08



Funktionale Dekomposition: Beispiel

Funktionale Dekomposition der Wetterstation (Auszug):

1. Sensordaten lesen
 - 1.1 Temperatursensor lesen
 - 1.1.1 I²C-Datenübertragung initialisieren
 - 1.1.2 Daten vom I²C-Bus lesen
 - 1.2 Drucksensor lesen
 - 1.3 Windsensor lesen
2. Daten aufbereiten (z. B. glätten)
3. Daten ausgeben
 - 3.1 Daten über RS232 versenden
 - 3.1.1 Baudrate und Parität festlegen (einmalig)
 - 3.1.2 Daten schreiben
 - 3.2 LCD-Display aktualisieren
4. Warten und ab Schritt 1 wiederholen



12-Module: 2014-05-08

Funktionale Dekomposition: Probleme

- Erzielte Gliederung betrachtet nur die Struktur der **Aktivitäten**, nicht jedoch die die Struktur der **Daten**
- Gefahr: Funktionen arbeiten „wild“ auf einer Unmenge schlecht strukturierter Daten ↳ mangelhafte Trennung der Belange

Prinzip der Trennung der Belange

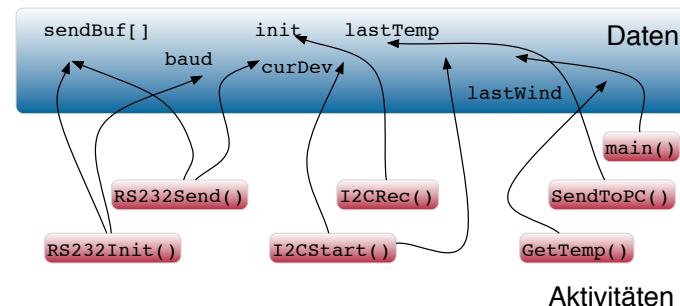
Dinge, die **nichts miteinander** zu tun haben, sind auch **getrennt** unterzubringen!

Trennung der Belange (*Separation of Concerns*) ist ein **Fundamentalprinzip** der Informatik (wie auch jeder anderen Ingenieursdisziplin).

12-Module: 2014-05-08

Funktionale Dekomposition: Probleme

- Erzielte Gliederung betrachtet nur die Struktur der **Aktivitäten**, nicht jedoch die die Struktur der **Daten**
- Gefahr: Funktionen arbeiten „wild“ auf einer Unmenge schlecht strukturierter Daten ↳ mangelhafte Trennung der Belange



12-Module: 2014-05-08

Zugriff auf Daten (Variablen)

- Variablen haben
 - Sichtbarkeit (Scope) „Wer kann auf die Variable zugreifen?“
 - Lebensdauer „Wie lange steht der Speicher zur Verfügung?“
- Wird festgelegt durch Position (Pos) und Speicherklasse (SK)

Pos	SK	→	Sichtbarkeit	Lebensdauer
Lokal	keine, auto static	Definition → Blockende	Definition → Blockende	Definition → Blockende
Global	keine static	unbeschränkt modulweit	Programmstart → Programmende Programmstart → Programmende	Programmstart → Programmende

```
int a = 0; // a: global
static int b = 47; // b: local to module

void f() {
    auto int a; // a: local to function (auto optional)
    // destroyed at end of block
    static int c = 11; // c: local to function, not destroyed
}
```

12-Module: 2014-05-08

Zugriff auf Daten (Variablen) (Forts.)

- Sichtbarkeit und Lebensdauer sollten **restriktiv** ausgelegt werden
 - Sichtbarkeit so **beschränkt wie möglich!**
 - Überraschende Zugriffe „von außen“ ausschließen (Fehlersuche)
 - Implementierungsdetails verbergen (Black-Box-Prinzip, *information hiding*)
 - Lebensdauer so **kurz wie möglich**
 - Speicherplatz sparen
 - Insbesondere wichtig auf μ -Controller-Plattformen

↔ 1-3

Konsequenz: Globale Variablen vermeiden!

- Globale Variablen sind überall sichtbar
- Globale Variablen belegen Speicher über die gesamte Programmalaufzeit

Regel: Variablen erhalten stets die **geringstmögliche Sichtbarkeit und Lebensdauer**



Was ist ein Modul?

- **Modul** := (*<Menge von Funktionen>*, (\hookrightarrow „**class**“ in Java), *<Menge von Daten>*, *<Schnittstelle>*)
- Module sind größere Programmkomponenten (\hookrightarrow 9-1)
 - Problemorientierte Zusammenfassung von Funktionen und Daten
 \rightsquigarrow Trennung der Belange
 - Ermöglichen die einfache Wiederverwendung von Komponenten
 - Ermöglichen den einfachen Austausch von Komponenten
 - Verbergen Implementierungsdetails (**Black-Box-Prinzip**)
 - \rightsquigarrow Zugriff erfolgt ausschließlich über die Modulschnittstelle



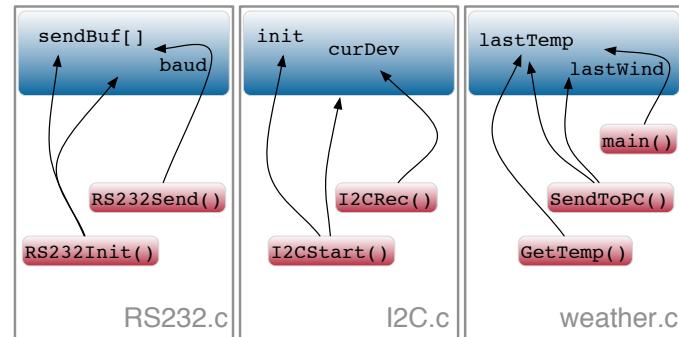
Modul \mapsto Abstraktion

↔ 4-1

- Die Schnittstelle eines Moduls **abstrahiert**
 - Von der tatsächlichen Implementierung der Funktionen
 - Von der internen Darstellung und Verwendung von Daten

Lösung: Modularisierung

- Separation jeweils zusammengehöriger **Daten** und **Funktionen** in übergeordnete Einheiten \rightsquigarrow **Module**



[\neq Java]

Module in C

- In C ist das Modulkonzept nicht Bestandteil der Sprache, (\hookrightarrow 3-13) sondern rein **idiomatisch** (über **Konventionen**) realisiert
 - Modulschnittstelle \hookrightarrow .h-Datei (enthält Deklarationen (\hookrightarrow 9-7))
 - Modulimplementierung \hookrightarrow .c-Datei (enthält Definitionen (\hookrightarrow 9-3))
 - Modulverwendung \hookrightarrow #include <Modul.h>

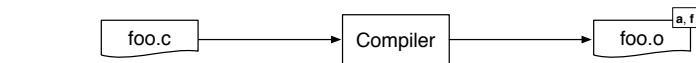
`void RS232Init(uint16_t br);` **RS232.h:** Schnittstelle / Vertrag (öffentl.)
`void RS232Send(char ch);` Deklaration der bereitgestellten
`...` Funktionen (und ggf. Daten)

`#include <RS232.h>` **RS232.c:** Implementierung (nicht öffentl.)
`static uint16_t baud = 2400;` Definition der bereitgestellten
`static char sendBuf[16];` Funktionen (und ggf. Daten)
`...`
`void RS232Init(uint16_t br) {`
 `...`
 `baud = br;`
`}`
`void RS232Send(char ch) {`
 `sendBuf[...] = ch;`
 `...`
`}`
`Ggf. modulinterne Hilfs-`
`funktionen und Daten (static)`
`Inklusion der eigenen`
`Schnittstelle stellt sicher, dass`
`der Vertrag eingehalten wird`

Module in C – Export

[≠Java]

- Ein C-Modul **exportiert** eine Menge von definierten **Symbolen**
 - Alle Funktionen und globalen Variablen (→ „public“ in Java)
 - Export kann mit **static** unterbunden werden (→ „private“ in Java)
(→ Einschränkung der Sichtbarkeit ↪ 12-5)
- Export erfolgt beim Übersetzungsvorgang (.c-Datei → .o-Datei)



Quelldatei (foo.c)

```
uint16_t a;  
// public  
static uint16_t b;  
// private  
  
void f(void) // public  
{ ... }  
static void g(int) // private  
{ ... }
```

Objektdatei (foo.o)

Symbole **a** und **f** werden exportiert.

Symbole **b** und **g** sind **static** definiert und werden deshalb nicht exportiert.

12-Module: 2014-05-08

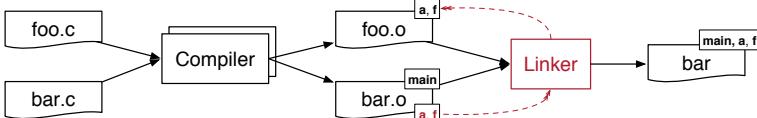
© dl GSPiC (Teil C, SS 14) 12 Programmstruktur und Module | 12.5 Module in C

12-10

Module in C – Import (Forts.)

[≠Java]

- Die eigentliche Auflösung erfolgt durch den **Linker**



Linken ist **nicht typsicher!**

- Typinformationen sind in Objektdateien nicht mehr vorhanden
- Auflösung durch den Linker erfolgt **ausschließlich** über die **Symbolnamen** (Bezeichner)
 - ↪ Typsicherheit muss beim **Übersetzen** sichergestellt werden
 - ↪ Einheitliche Deklarationen durch gemeinsame Header-Datei

12-Module: 2014-05-08

© dl GSPiC (Teil C, SS 14) 12 Programmstruktur und Module | 12.5 Module in C

12-12

Module in C – Import

[≠Java]

- Ein C-Modul **importiert** eine Menge nicht-definierter **Symbol(e)**
 - Funktionen und globale Variablen, die verwendet werden, im Modul selber jedoch nicht definiert sind
 - Werden beim Übersetzen als **unaufgelöst** markiert

Quelldatei (bar.c)

```
extern uint16_t a;  
// declare  
void f(void); // declare  
  
void main() { // public  
    a = 0x4711; // use  
    f(); // use  
}
```

Objektdatei (bar.o)

Symbol **main** wird exportiert.
Symbole **a** und **f** sind unaufgelöst.

12-Module: 2014-05-08

© dl GSPiC (Teil C, SS 14) 12 Programmstruktur und Module | 12.5 Module in C

12-11

Module in C – Header

[≠Java]

- Elemente aus fremden Modulen müssen deklariert werden

- Funktionen durch normale Deklaration
- Globale Variablen durch **extern**

Das **extern** unterscheidet eine Variablen-deklaration von einer Variablen-definition.

- Die Deklarationen erfolgen sinnvollerweise in einer **Header-Datei**, die von der Modul-entwicklerin bereitgestellt wird

- Schnittstelle des Moduls
 - Exportierte Funktionen des Moduls
 - Exportierte globale Variablen des Moduls
 - Modulspezifische Konstanten, Typen, Makros
 - Verwendung durch Inklusion
- Wird **auch vom Modul inkludiert**, um Übereinstimmung von Deklarationen und Definitionen sicher zu stellen

(→ „interface“ in Java)

(→ „import“ in Java)

(→ „implements“ in Java)

12-Module: 2014-05-08

© dl GSPiC (Teil C, SS 14) 12 Programmstruktur und Module | 12.5 Module in C

12-13

Module in C – Header (Forts.)

[#Java]

Modulschnittstelle: foo.h

```
// foo.h
#ifndef _FOO_H
#define _FOO_H

// declarations
extern uint16_t a;
void f(void);

#endif // _FOO_H
```

Modulimplementierung foo.c

```
// foo.c
#include <foo.h>

// definitions
uint16_t a;
void f(void){
    ...
}
```

Modulverwendung bar.c

(vergleiche ↵ 12-11)

```
// bar.c
extern uint16_t a;
void f(void);
#include <foo.h>

void main() {
    a = 0x4711;
    f();
}
```

12-Module: 2014-05-08



© dl GSPiC (Teil C, SS 14)

12 Programmstruktur und Module | 12.5 Module in C

12-14

Zusammenfassung

- Prinzip der Trennung der Belange ↵ Modularisierung
 - Wiederverwendung und Austausch wohldefinierter Komponenten
 - Verbergen von Implementierungsdetails
- In C ist das Modulkonzept nicht Bestandteil der Sprache, sondern **idiomatisch** durch Konventionen realisiert
 - Modulschnittstelle ↪ .h-Datei (enthält Deklarationen)
 - Modulimplementierung ↪ .c-Datei (enthält Definitionen)
 - Modulverwendung ↪ #include <Modul.h>
 - **private** Symbole ↪ als static definieren
- Die eigentliche Zusammenfügung erfolgt durch den **Linker**
 - Auflösung erfolgt ausschließlich über Symbolnamen
 - ↪ **Linken ist nicht typsicher!**
 - Typsicherheit muss beim Übersetzen sichergestellt werden
 - ↪ durch gemeinsame Header-Datei

12-Module: 2014-05-08



© dl GSPiC (Teil C, SS 14)

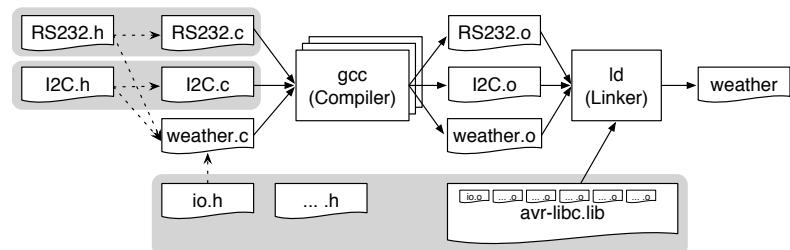
12 Programmstruktur und Module | 12.6 Zusammenfassung

V_GSPiC_handout



Zurück zum Beispiel: Wetterstation

Quellmodule — preprocess — compile → Objektmodule — link → ELF-Binary



■ Jedes Modul besteht aus Header- und Implementierungsdatei(en)

- .h-Datei definiert die Schnittstelle
- .c-Datei implementiert die Schnittstelle, inkludiert .h-Datei, um sicherzustellen, dass Deklaration und Definition übereinstimmen

- Modulverwendung durch Inkludieren der modulspezifischen .h-Datei
- Das Ganze funktioniert entsprechend bei Bibliotheken

© dl GSPiC (Teil C, SS 14) 12 Programmstruktur und Module | 12.5 Module in C

12-15

Überblick: Teil C Systemnahe Softwareentwicklung

12 Programmstruktur und Module

13 Zeiger und Felder

14 µC-Systemarchitektur

15 Nebenläufigkeit

16 Speicherorganisation

Einordnung: Zeiger (Pointer)

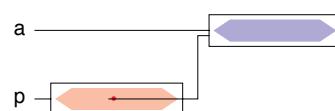
- Literal:** 'a'
Darstellung eines Wertes

'a' \equiv 0110 0001

- Variable:** char a;
Behälter für einen Wert



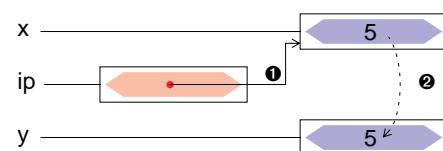
- Zeiger-Variable:** char *p = &a;
Behälter für eine Referenz auf eine Variable



Definition von Zeigervariablen

- Zeigervariable** := Behälter für Verweise (\rightarrow Adresse)
- Syntax (Definition): Typ * Bezeichner ;
- Beispiel

```
int x = 5;
int *ip;
int y;
ip = &x; ①
y = *ip; ②
```



Zeiger (Pointer)

- Eine Zeigervariable (Pointer) enthält als Wert die **Adresse** einer anderen Variablen

- Ein Zeiger verweist auf eine Variable (im Speicher)
- Über die Adresse kann man **indirekt** auf die Zielvariable (ihren Speicher) zugreifen

- Daraus resultiert die große Bedeutung von Zeigern in C

- Funktionen können Variablen des Aufrufers verändern (*call-by-reference*)
- Speicher lässt sich direkt ansprechen
- Effizientere Programme

„Effizienz durch Maschinennähe“ \leftrightarrow 3-14

- Aber auch viele Probleme!

- Programmstruktur wird unübersichtlicher (welche Funktion kann auf welche Variablen zugreifen?)
- Zeiger sind die **häufigste Fehlerquelle** in C-Programmen!

Adress- und Verweisoperatoren

- Adressoperator: & x Der unäre &-Operator liefert die **Referenz** (\rightarrow Adresse im Speicher) der Variablen x.
- Verweisoperator: * y Der unäre *-Operator liefert die **Zielvariable** (\rightarrow Speicherzelle / Behälter), auf die der Zeiger y verweist (Dereferenzierung).
- Es gilt: (*(&x)) \equiv x Der Verweisoperator ist die Umkehroperation des Adressoperators.

Achtung: Verwirrungsgefahr (** Ich seh überall Sterne ***)

Das *-Symbol hat in C verschiedene Bedeutungen, **je nach Kontext**

- Multiplikation (binär): x * y in Ausdrücken
- Typmodifizierer: uint8_t *p1, *p2 in Definitionen und Deklarationen
- Verweis (unär): x = *p1 in Ausdrücken

Insbesondere 2. und 3. führen zu Verwirrung

\rightsquigarrow * wird fälschlicherweise für ein Bestandteil des Bezeichners gehalten.

Zeiger als Funktionsargumente

- Parameter werden in C immer *by-value* übergeben → [9-5]
 - Parameterwerte werden in lokale Variablen der aufgerufenen Funktion kopiert
 - Aufgerufene Funktion kann tatsächliche Parameter des Aufrufers nicht ändern
- Das gilt auch für Zeiger (Verweise) [→ GDI, 04-26]
 - Aufgerufene Funktion erhält eine Kopie des Adressverweises
 - Mit Hilfe des *-Operators kann darüber jedoch auf die Zielvariable zugegriffen werden und diese verändert werden

~ Call-by-reference



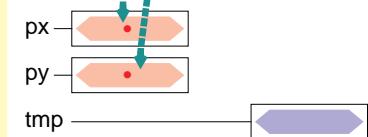
Zeiger als Funktionsargumente (Forts.)

- Beispiel (Einzelschritte)

```
void swap (int *, int *);
int main() {
    int a=47, b=11;
    ...
    swap(&a, &b); ①
}
```



```
void swap (int *px, int *py)
{
    int tmp;
```



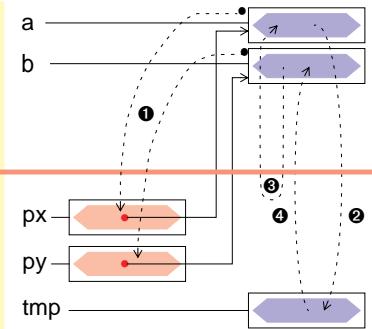
Zeiger als Funktionsargumente (Forts.)

- Beispiel (Gesamtüberblick)

```
void swap (int *, int *);
int main() {
    int a=47, b=11;
    ...
    swap(&a, &b); ①
    ...
}

void swap (int *px, int *py)
{
    int tmp;

    tmp = *px; ②
    *px = *py; ③
    *py = tmp; ④
}
```



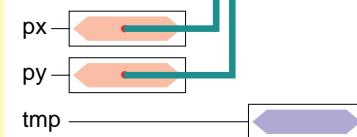
Zeiger als Funktionsargumente (Forts.)

- Beispiel (Einzelschritte)

```
void swap (int *, int *);
int main() {
    int a=47, b=11;
    ...
    swap(&a, &b);
}
```



```
void swap (int *px, int *py)
{
    int tmp;
```

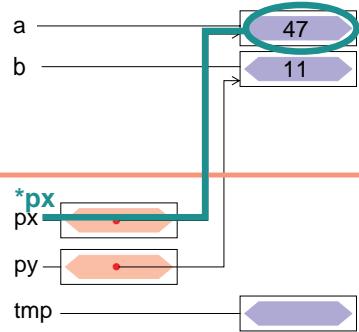


Zeiger als Funktionsargumente (Forts.)

Beispiel (Einzelschritte)

```
void swap (int *, int *);
int main() {
    int a=47, b=11;
    ...
    swap(&a, &b);
```

```
void swap (int *px, int *py)
{
    int tmp;
    tmp = *px; ②
```



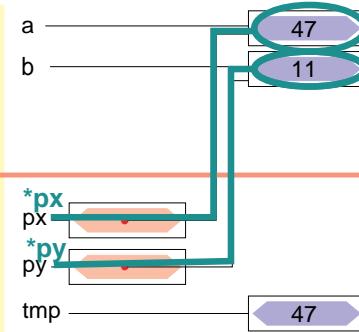
13-Zeiger: 2013-04-15

Zeiger als Funktionsargumente (Forts.)

Beispiel (Einzelschritte)

```
void swap (int *, int *);
int main() {
    int a=47, b=11;
    ...
    swap(&a, &b);
```

```
void swap (int *px, int *py)
{
    int tmp;
    tmp = *px; ②
    *px = *py; ③
```



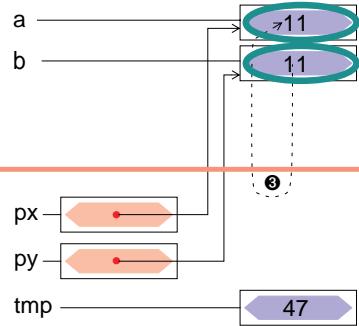
13-Zeiger: 2013-04-15

Zeiger als Funktionsargumente (Forts.)

Beispiel (Einzelschritte)

```
void swap (int *, int *);
int main() {
    int a=47, b=11;
    ...
    swap(&a, &b);
```

```
void swap (int *px, int *py)
{
    int tmp;
    tmp = *px; ②
    *px = *py; ③
```



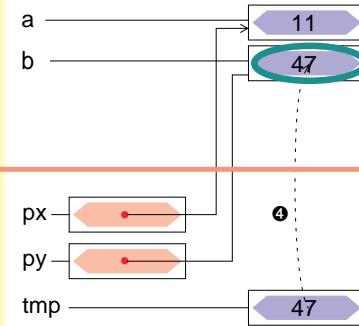
13-Zeiger: 2013-04-15

Zeiger als Funktionsargumente (Forts.)

Beispiel (Einzelschritte)

```
void swap (int *, int *);
int main() {
    int a=47, b=11;
    ...
    swap(&a, &b);
```

```
void swap (int *px, int *py)
{
    int tmp;
    tmp = *px; ②
    *px = *py; ③
    *py = tmp; ④
```



13-Zeiger: 2013-04-15

Einordnung: Felder (Arrays)

[≈Java]

- **Feldvariable** := Behälter für eine Reihe von Werten desselben Typs
- Syntax (Definition): *Typ Bezeichner [IntAusdruck] ;*
 - *Typ* Typ der Werte [=Java]
 - *Bezeichner* Name der Feldvariablen [=Java]
 - *IntAusdruck* Konstanter Ganzzahl-Ausdruck, definiert die Feldgröße (→ Anzahl der Elemente).
Ab C99 darf *IntAusdruck* bei *auto*-Feldern auch **variabel** (d. h. beliebig, aber fest) sein.
- Beispiele:

```
static uint8_t LEDs[ 8*2 ];      // constant, fixed array size
void f( int n ) {
    auto char a[ NUM_LEDS * 2]; // constant, fixed array size
    auto char b[ n ];          // C99: variable, fixed array size
}
```

Feldzugriff

- Syntax: *Feld [IntAusdruck]* [=Java]
 - Wobei $0 \leq \text{IntAusdruck} < n$ für $n = \text{Feldgröße}$
 - **Achtung:** Feldindex wird nicht überprüft
→ häufige Fehlerquelle in C-Programmen
- Beispiel

```
uint8_t LEDs[] = { RED0, YELLOW0, GREEN0, BLUE0 };

LEDs[ 3 ] = BLUE1;

for( unit8_t i = 0; i < 4; ++i ) {
    sb_led_on( LEDs[ i ] );
}

LEDs[ 4 ] = GREEN1; // UNDEFINED!!!
```



Feldinitialisierung

- Wie andere Variablen auch, kann ein Feld bei Definition eine **initiale Wertzuweisung** erhalten

```
uint8_t LEDs[4] = { RED0, YELLOW0, GREEN0, BLUE0 };
int prim[5] = { 1, 2, 3, 5, 7 };
```

- Werden zu wenig Initialisierungselemente angegeben, so werden die restlichen Elemente **mit 0 initialisiert**

```
uint8_t LEDs[4] = { RED0 }; // => { RED0, 0, 0, 0 }
int prim[5] = { 1, 2, 3 }; // => { 1, 2, 3, 0, 0 }
```

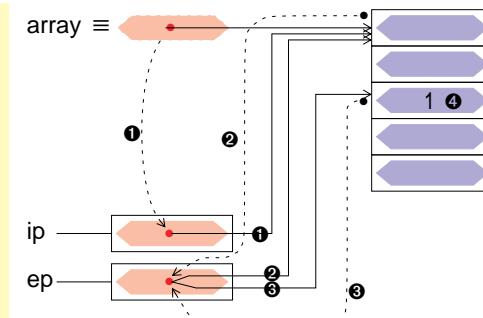
- Wird die explizite Dimensionierung ausgelassen, so bestimmt die **Anzahl** der Initialisierungselemente die Feldgröße

```
uint8_t LEDs[] = { RED0, YELLOW0, GREEN0, BLUE0 };
int prim[] = { 1, 2, 3, 5, 7 };
```

Felder sind Zeiger

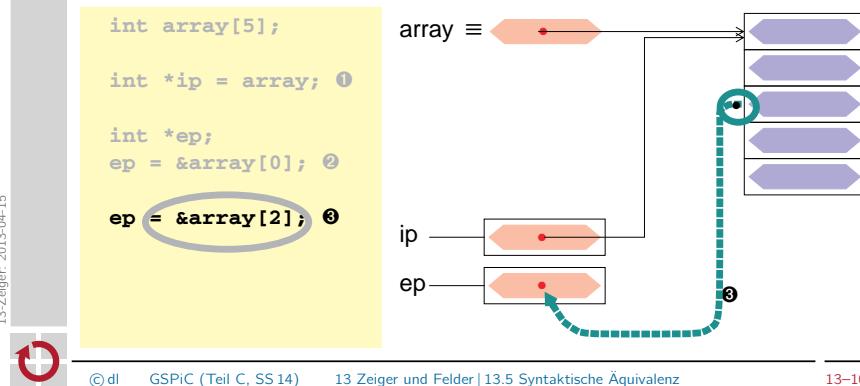
- Ein Feldbezeichner ist **syntaktisch äquivalent** zu einem konstanten Zeiger auf das erste Element des Feldes: $\text{array} \equiv \&\text{array}[0]$
 - Ein Alias – kein Behälter → Wert kann nicht verändert werden
 - Über einen so ermittelten Zeiger ist ein indirekter Feldzugriff möglich
- Beispiel (Gesamtüberblick)

```
int array[5];
int *ip = array; ①
int *ep;
ep = &array[0]; ②
ep = &array[2]; ③
*ep = 1; ④
```



Felder sind Zeiger

- Ein Feldbezeichner ist **syntaktisch äquivalent** zu einem konstanten Zeiger auf das erste Element des Feldes: $\text{array} \equiv \&\text{array}[0]$
 - Ein Alias – kein Behälter \rightsquigarrow Wert kann nicht verändert werden
 - Über einen so ermittelten Zeiger ist ein indirekter Feldzugriff möglich
- Beispiel (Einzelschritte)



Zeiger sind Felder

- Ein Feldbezeichner ist **syntaktisch äquivalent** zu einem konstanten Zeiger auf das erste Element des Feldes: $\text{array} \equiv \&\text{array}[0]$
- Diese Beziehung gilt in beide Richtungen: $*\text{array} \equiv \text{array}[0]$
 - Ein Zeiger kann wie ein Feld verwendet werden
 - Insbesondere kann der `[]`-Operator angewandt werden \leftrightarrow [13-9]
- Beispiel (vgl. \leftrightarrow [13-9])

```

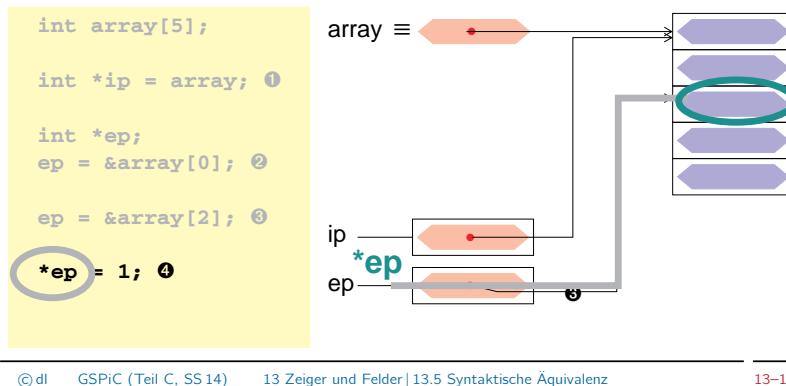
uint8_t LEDs[] = { RED0, YELLOW0, GREEN0, BLUE0 };

LEDs[ 3 ] = BLUE1;
uint8_t *p = LEDs;
for( unit8_t i = 0; i < 4; ++i ) {
    sb_led_on( p[ i ] );
}
    
```

13-Zeiger; 2013-04-15

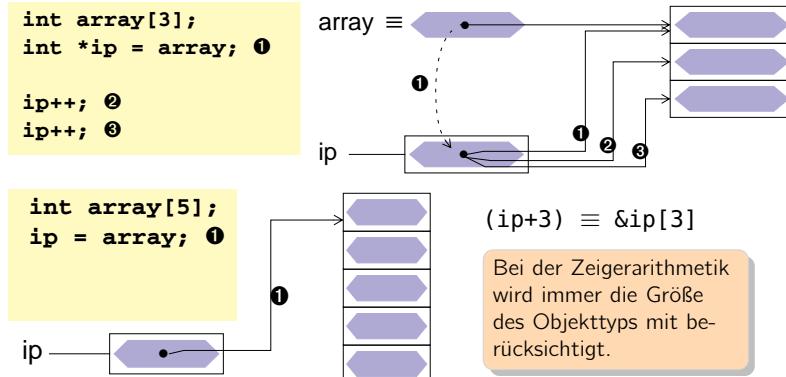
Felder sind Zeiger

- Ein Feldbezeichner ist **syntaktisch äquivalent** zu einem konstanten Zeiger auf das erste Element des Feldes: $\text{array} \equiv \&\text{array}[0]$
 - Ein Alias – kein Behälter \rightsquigarrow Wert kann nicht verändert werden
 - Über einen so ermittelten Zeiger ist ein indirekter Feldzugriff möglich
- Beispiel (Einzelschritte)



Rechnen mit Zeigern

- Im Unterschied zu einem Feldbezeichner ist eine **Zeigervariable** ein Behälter \rightsquigarrow Ihr Wert ist veränderbar
- Neben einfachen Zuweisungen ist dabei auch **Arithmetik** möglich



Zeigerarithmetik – Operationen

- Arithmetische Operationen
 - ++ Prä-/Postinkrement
 - ~ Verschieben auf das nächste Objekt
 - Prä-/Postdekrement
 - ~ Verschieben auf das vorangegangene Objekt
 - +,- Addition / Subtraktion eines `int`-Wertes
 - ~ Ergebniszeiger ist verschoben um n Objekte
 - Subtraktion zweier Zeiger
 - ~ Anzahl der Objekte n zwischen beiden Zeigern (Distanz)
- Vergleichsoperationen: `<`, `<=`, `==`, `>=`, `>`, `!=`
 - ~ Zeiger lassen sich wie Ganzzahlen vergleichen und ordnen

13-Zeiger: 2013-04-15



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.6 Zeigerarithmetik

7-3

13-13

Felder als Funktionsparameter

- Felder werden in C **immer** als Zeiger übergeben [=Java]
 - ~ *Call-by-reference*
- ```
static uint8_t LEDs[] = {RED0, YELLOW1};

void enlight(uint8_t *array, unsigned n) {
 for(unsigned i = 0; i < n; ++i)
 sb_led_on(array[i]);
}

void main() {
 enlight(LEDs, 2);
 uint8_t moreLEDs[] = {YELLOW0, BLUE0, BLUE1};
 enlight(moreLEDs, 3);
}
```
- Informationen über die Feldgröße gehen dabei verloren!
  - Die Feldgröße muss explizit als Parameter mit übergeben werden
  - In manchen Fällen kann sie auch in der Funktion berechnet werden (z.B. bei Strings durch Suche nach dem abschließenden NUL-Zeichen)

13-Zeiger: 2013-04-15



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.7 Felder als Funktionsparameter

13-15

## Felder sind Zeiger sind Felder – Zusammenfassung

- In Kombination mit Zeigerarithmetik lässt sich in C **jede** Feldoperation auf eine äquivalente Zeigeroperation abbilden.

■ Für `int i, array[N], *ip = array;` mit  $0 \leq i < N$  gilt:

$$\begin{aligned} \text{array} &\equiv \& \text{array}[0] &\equiv \text{ip} &\equiv \& \text{ip}[0] \\ \ast \text{array} &\equiv \& \text{array}[0] &\equiv \ast \text{ip} &\equiv \& \text{ip}[0] \\ \ast(\text{array} + i) &\equiv \& \text{array}[i] &\equiv \ast(\text{ip} + i) &\equiv \& \text{ip}[i] \\ \text{array}++ &\not\equiv \& \text{ip}++ && & \end{aligned}$$

Fehler: array ist konstant!

13-Zeiger: 2013-04-15



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.6 Zeigerarithmetik

13-14

## Felder als Funktionsparameter (Forts.)

- Felder werden in C **immer** als Zeiger übergeben [=Java]
  - ~ *Call-by-reference*
- Wird der Parameter als `const` deklariert, so kann die Funktion die Feldelemente **nicht verändern** → Guter Stil!

```
void enlight(const uint8_t *array, unsigned n) {
 ...
}
```
- Um anzudeuten, dass ein Feld (und kein „Zeiger auf Variable“) erwartet wird, ist auch folgende **äquivalente Syntax** möglich:

```
void enlight(const uint8_t array[], unsigned n) {
 ...
}
```

  - **Achtung:** Das gilt so nur bei Deklaration eines Funktionparameters
  - Bei Variablendefinitionen hat `array[]` eine **völlig andere** Bedeutung (Feldgröße aus Initialisierungsliste ermitteln, ↪ 13-8)

13-Zeiger: 2013-04-15



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.7 Felder als Funktionsparameter

13-16

## Felder als Funktionsparameter (Forts.)

- Die Funktion `int strlen(const char *)` aus der Standardbibliothek liefert die Anzahl der Zeichen im übergebenen String

```
void main() {
 ...
 const char *string = "hallo"; // string is array of char
 sb_7seg_showNumber(strlen(string));
 ...
}
```

Dabei gilt: "hallo" ≡ ↗ h ↗ a ↗ l ↗ l ↗ o ↗ 10 ↗ ↛ 6-13

- Implementierungsvarianten

### Variante 1: Feld-Syntax

```
int strlen(const char s[]) {
 int n=0;
 while(s[n] != 0)
 n++;
 return n;
}
```

### Variante 2: Zeiger-Syntax

```
int strlen(const char *s) {
 const char *end = s;
 while(*end)
 end++;
 return end - s;
}
```

13-Zeiger; 2013-04-15



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.7 Felder als Funktionsparameter

13-17

## Zeiger auf Funktionen

- Ein Zeiger kann auch auf eine Funktion verweisen
  - Damit lassen sich Funktionen an Funktionen übergeben  
↳ Funktionen höherer Ordnung
- Beispiel

```
// invokes job() every second
void doPeriodically(void (*job)(void)) {
 while(1) {
 job(); // invoke job
 for(volatile uint16_t i = 0; i < 0xffff; ++i)
 ; // wait a second
 }
}

void blink(void) {
 sb_led_toggle(RED0);
}

void main() {
 doPeriodically(blink); // pass blink() as parameter
}
```

13-Zeiger; 2013-04-15



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.8 Erweiterte Zeigertypen

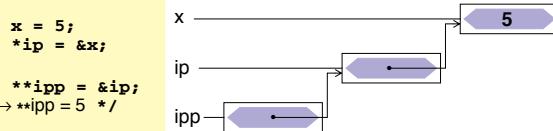
13-Zeiger; 2013-04-15

## Zeiger auf Zeiger

- Ein Zeiger kann auch auf eine Zeigervariable verweisen

```
int x = 5;
int *ip = &x;

int **ipp = &ip;
/* → **ipp = 5 */
```



- Wird vor allem bei der Parameterübergabe an Funktionen benötigt
  - Zeigerparameter *call-by-reference* übergeben (z. B. `swap()`-Funktion für Zeiger)
  - Ein Feld von Zeigern übergeben



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.8 Erweiterte Zeigertypen

13-18

## Zeiger auf Funktionen (Forts.)

- Syntax (Definition): `Typ (* Bezeichner )( FormaleParamopt );`  
(sehr ähnlich zur Syntax von Funktionsdeklarationen) ↛ 9-3
  - Typ** Rückgabetyp der **Funktionen**, auf die dieser Zeiger verweisen kann
  - Bezeichner** Name des **Funktionszeigers**
  - FormaleParam<sub>opt</sub>** Formale Parameter der **Funktionen**, auf die dieser Zeiger verweisen kann:  $Typ_1, \dots, Typ_n$
- Ein Funktionszeiger wird genau wie eine Funktion verwendet
  - Aufruf mit **Bezeichner** (**TatParam**) ↛ 9-4
  - Adress- (&) und Verweisoperator (\*) werden nicht benötigt ↛ 13-4
  - Ein Funktionsbezeichner ist ein konstanter Funktionszeiger

```
void blink(uint8_t which) { sb_led_toggle(which); }

void main() {
 void (*myfun)(uint8_t); // myfun is pointer to function
 myfun = blink; // blink is constant pointer to function
 myfun(RED0); // invoke blink() via function pointer
 blink(RED0); // invoke blink()
}
```

13-Zeiger; 2013-04-15

© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.8 Erweiterte Zeigertypen

13-20

## Zeiger auf Funktionen (Forts.)

- Funktionszeiger werden oft für Rückruffunktionen (*Callbacks*) zur Zustellung asynchroner Ereignisse verwendet (→ „Listener“ in Java)

```
// Example: asynchronous button events with libspicboard
#include <avr/interrupt.h> // for sei()
#include <7seg.h> // for sb_7seg_showNumber()
#include <button.h> // for button stuff

// callback handler for button events (invoked on interrupt level)
void onButton(BUTTON b, BTONEVENT e) {
 static int8_t count = 1;
 sb_7seg_showNumber(count++); // show no of button presses
 if(count > 99) count = 1; // reset at 100
}

void main() {
 sb_button_registerListener(// register callback
 BUTTON0, BTNPRESSED, // for this button and events
 onButton // invoke this function
);
 sei(); // enable interrupts (necessary!)
 while(1) ; // wait forever
}
```

© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.8 Erweiterte Zeigertypen

13-21

13-Zeiger: 2013-04-15



## Überblick: Teil C Systemnahe Softwareentwicklung

12 Programmstruktur und Module

13 Zeiger und Felder

**14 μC-Systemarchitektur**

**15 Nebenläufigkeit**

**16 Speicherorganisation**

V\_GSPiC\_handout



## Zusammenfassung

- Ein Zeiger verweist auf eine Variable im Speicher
  - Möglichkeit des *indirekten* Zugriffs auf den Wert
  - Grundlage für die Implementierung von *call-by-reference* in C
  - Grundlage für die Implementierung von Feldern
  - Wichtiges Element der *Maschinennähe* von C
  - **Häufigste Fehlerursache in C-Programmen**
- Die syntaktischen Möglichkeiten sind vielfältig (und verwirrend)
  - Typmodifizierer \*, Adressoperator &, Verweisoperator \*
  - Zeigerarithmetik mit +, -, ++ und --
  - syntaktische Äquivalenz zu Feldern ([] Operator)
- Zeiger können auch auf Funktionen verweisen
  - Übergeben von Funktionen an Funktionen
  - Prinzip der Rückruffunktion

13-Zeiger: 2013-04-15



© dl GSPiC (Teil C, SS 14) 13 Zeiger und Felder | 13.9 Zusammenfassung

13-22

## Was ist ein $\mu$ -Controller?

- **$\mu$ -Controller** := Prozessor + Speicher + Peripherie
  - Faktisch ein Ein-Chip-Computersystem → SoC (*System-on-a-Chip*)
  - Häufig verwendbar ohne zusätzliche externe Bausteine, wie z. B. Taktgeneratoren und Speicher ↗ kostengünstiges Systemdesign
- Wesentliches Merkmal ist die (reichlich) enthaltene Peripherie
  - Timer/Counter (Zeiten/Ereignisse messen und zählen)
  - Ports (digitale Ein-/Ausgabe), A/D-Wandler (analoge Eingabe)
  - PWM-Generatoren (pseudo-analoge Ausgabe)
  - Bus-Systeme: SPI, RS-232, CAN, Ethernet, MLI, I<sup>2</sup>C, ...
  - ...
- Die Abgrenzungen sind fließend: Prozessor ↔  $\mu$ C ↔ SoC
  - AMD64-CPUs haben ebenfalls eingebaute Timer, Speicher (Caches), ...
  - Einige  $\mu$ C erreichen die Geschwindigkeit „großer Prozessoren“

14-MC: 2013-04-15

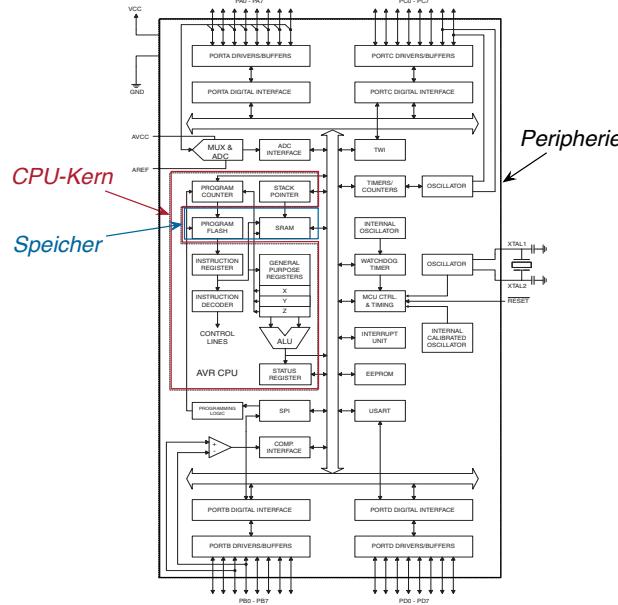


© dl GSPiC (Teil C, SS 14) 14 μC-Systemarchitektur | 14.1 Überblick

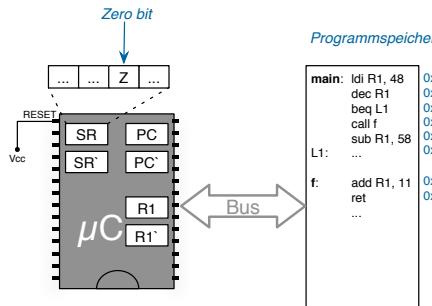
14-1



## Beispiel ATmega32: Blockschaltbild

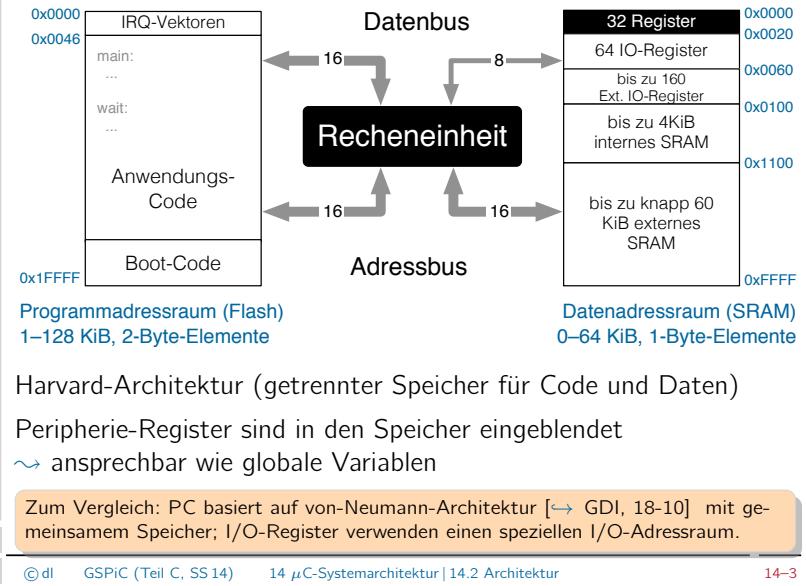


## Wie arbeitet ein Prozessor?



- Hier am Beispiel eines sehr einfachen Pseudoprozessors
  - Nur zwei Vielzweckregister (R1 und R2)
  - Programmzähler (PC) und Statusregister (SR) (+ „Schattenkopien“)
  - Kein Datenspeicher, kein Stapel → Programm arbeitet nur auf Registern

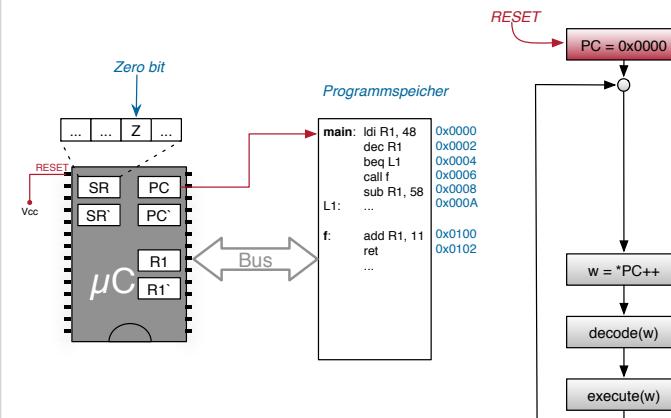
## Beispiel ATmega-Familie: CPU-Architektur



- Harvard-Architektur (getrennter Speicher für Code und Daten)
- Peripherie-Register sind in den Speicher eingebettet  
→ ansprechbar wie globale Variablen

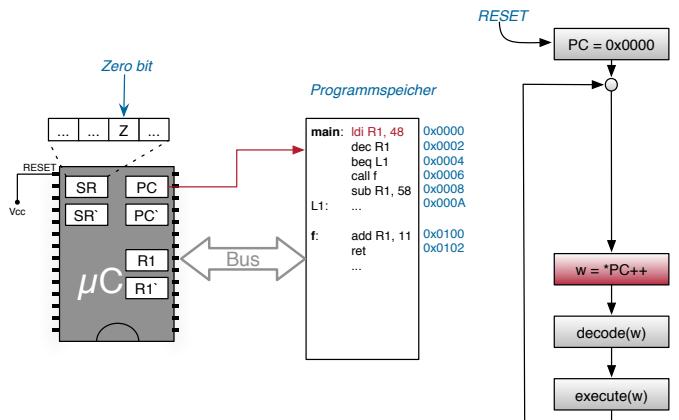
Zum Vergleich: PC basiert auf von-Neumann-Architektur [↔ GDI, 18-10] mit gemeinsamem Speicher; I/O-Register verwenden einen speziellen I/O-Adressraum.

## Wie arbeitet ein Prozessor?



## Wie arbeitet ein Prozessor?

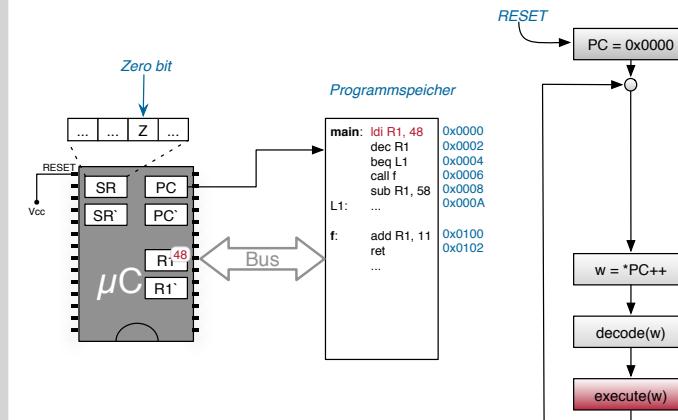
14-MC: 2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.2 Architektur

## Wie arbeitet ein Prozessor?

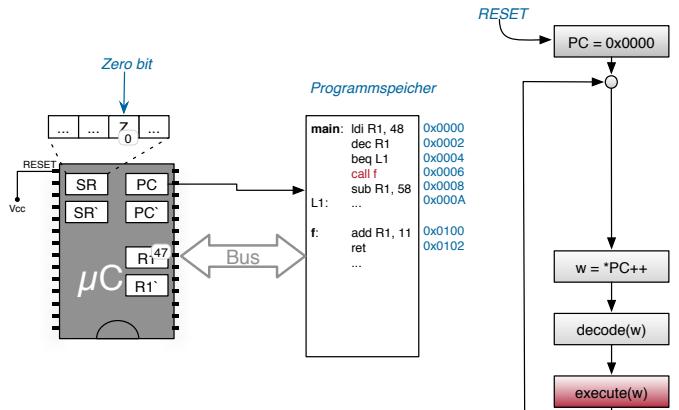
14-MC: 2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.2 Architektur

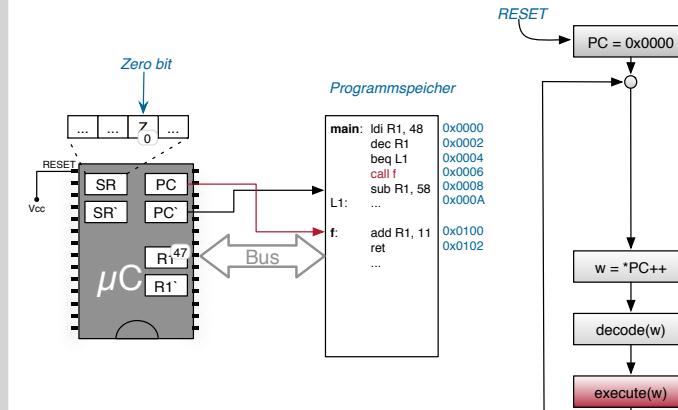
14-4

14-MC: 2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.2 Architektur

14-MC: 2013-04-15

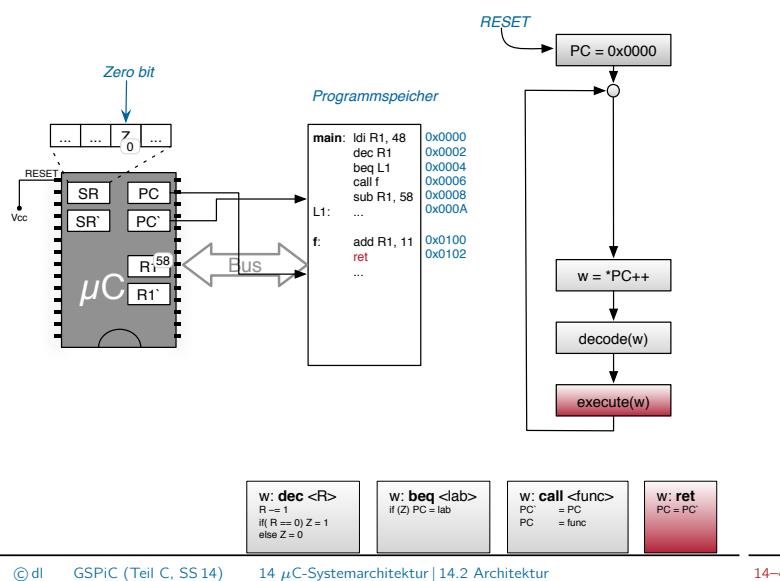


© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.2 Architektur

14-4

## Wie arbeitet ein Prozessor?

14-MC: 2013-04-15



© dl GSPiC (Teil C, SS 14) 14 μC-Systemarchitektur | 14.2 Architektur

14-4

## Peripheriegeräte

- **Peripheriegerät:** Hardwarekomponente, die sich „außerhalb“ der Zentraleinheit eines Computers befindet

Tastatur, Bildschirm, ...  
(→ physisch „außerhalb“)

- Allgemeiner:  
Hardwarefunktionen, die nicht direkt im Befehlssatz des Prozessors abgebildet sind  
(→ logisch „außerhalb“)

- Peripheriebausteine werden über **I/O-Register** angesprochen

- Kontrollregister: Befehle an / Zustand der Peripherie wird durch **Bitmuster** kodiert (z. B. DDRD beim ATmega)
- Datenregister: Dienen dem eigentlichen Datenaustausch (z. B. PORTD, PIND beim ATmega)
- Register sind häufig für entweder nur Lesezugriffe (*read-only*) oder nur Schreibzugriffe (*write-only*) zugelassen

14-MC: 2013-04-15

© dl GSPiC (Teil C, SS 14) 14 μC-Systemarchitektur | 14.3 Peripherie

14-5

## Peripheriegeräte: Beispiele

14-MC: 2013-04-15

- Auswahl von typischen Peripheriegeräten in einem μ-Controller
  - Timer/Counter: Zählregister, die mit konfigurierbarer Frequenz (Timer) oder durch externe Signale (Counter) erhöht werden und bei konfigurierbarem Zählerwert einen Interrupt auslösen.
  - Watchdog-Timer: Timer, der regelmäßig neu beschrieben werden muss oder sonst einen RESET auslöst („Totmannknopf“).
  - (A)synchrone serielle Schnittstelle: Bausteine zur seriellen (bitweisen) Übertragung von Daten mit synchronem (z. B. RS-232) oder asynchronem (z. B. I<sup>2</sup>C) Protokoll.
  - A/D-Wandler: Bausteine zur momentweisen oder kontinuierlichen Diskretisierung von Spannungswerten (z. B. 0–5V → 10-Bit-Zahl).
  - PWM-Generatoren: Bausteine zur Generierung von pulsweiten-modulierten Signalen (pseudo-analoge Ausgabe).
  - Ports: Gruppen von üblicherweise 8 Anschlüsse, die auf GND oder Vcc gesetzt werden können oder deren Zustand abgefragt werden kann.  
→ [14-12]



© dl GSPiC (Teil C, SS 14) 14 μC-Systemarchitektur | 14.3 Peripherie

14-6

## Peripheriegeräte – Register

- Es gibt verschiedene Architekturen für den Zugriff auf I/O-Register

- Memory-mapped: Register sind in den Adressraum eingebettet; der Zugriff erfolgt über die Speicherbefehle des Prozessors (*load, store*)

- Port-basiert: (x86-basierte PCs) Register sind in einem eigenen I/O-Adressraum organisiert; der Zugriff erfolgt über spezielle *in*- und *out*-Befehle

- Die Registeradressen stehen in der Hardware-Dokumentation

| Address     | Name  | Bit 7                                 | Bit 6  | Bit 5  | Bit 4  | Bit 3  | Bit 2  | Bit 1  | Bit 0  | Page |
|-------------|-------|---------------------------------------|--------|--------|--------|--------|--------|--------|--------|------|
| \$3F (\$SF) | SREG  | I                                     | T      | H      | S      | V      | N      | Z      | C      | 8    |
| \$3E (\$SE) | SPH   | —                                     | —      | —      | —      | SP11   | SP10   | SP9    | SP8    | 11   |
| \$3D (\$SD) | SPL   | SP7                                   | SP6    | SP5    | SP4    | SP3    | SP2    | SP1    | SP0    | 11   |
| \$3C (\$SC) | OCR   | Timer/Counter Output Compare Register |        |        |        |        |        |        |        |      |
| \$12 (\$32) | PORTD | PORTD7                                | PORTD6 | PORTD5 | PORTD4 | PORTD3 | PORTD2 | PORTD1 | PORTD0 | 67   |
| \$11 (\$31) | DDRD  | DDRD7                                 | DDRD6  | DDRD5  | DDRD4  | DDRD3  | DDRD2  | DDRD1  | DDRD0  | 67   |
| \$10 (\$30) | PIND  | PIND7                                 | PIND6  | PIND5  | PIND4  | PIND3  | PIND2  | PIND1  | PIND0  | 68   |

[1, S. 334]

© dl GSPiC (Teil C, SS 14) 14 μC-Systemarchitektur | 14.3 Peripherie

14-7

## Peripheriegeräte – Register (Forts.)

- Memory-mapped Register ermöglichen einen komfortablen Zugriff
  - Register → Speicher → Variable
  - Alle C-Operatoren stehen direkt zur Verfügung (z. B. PORTD++)
- Syntaktisch wird der Zugriff oft durch Makros erleichtert:

```
#define PORTD (* (volatile uint8_t*)(0x12))
 ^ Adresse: int
 | Adresse: volatile uint8_t* (Cast ↪ [7-15])
 + Wert: volatile uint8_t (Dereferenzierung ↪ [13-4])
```

PORTD ist damit (syntaktisch) äquivalent zu einer volatile uint8\_t-Variablen, die an Adresse 0x12 liegt

- Beispiel

```
#define PORTD (*(volatile uint8_t*)(0x12))

PORTD |= (1<<7); // set D.7
uint8_t *pReg = &PORTD; // get pointer to PORTD
*pReg &= ~(1<<7); // use pointer to clear D.7
```

14-MC-2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.3 Peripherie

14-8

## Der volatile-Typmodifizierer

- Lösung:** Variable **volatile** („flüchtig, unbeständig“) deklarieren
  - Compiler hält Variable nur so kurz wie möglich im Register
    - Wert wird unmittelbar vor Verwendung gelesen
    - Wert wird unmittelbar nach Veränderung zurückgeschrieben

```
// C code // Resulting assembly code
#define PIND \
(*(volatile uint8_t*)(0x10))
void foo(void) {
...
 if(!(PIND & 0x2)) {
 // button0 pressed
 ...
}
 if(!(PIND & 0x4)) {
 // button 1 pressed
 ...
}
```

```
foo:
 lds r24, 0x0010 // PIND->r24
 sbrc r24, 1 // test bit 1
 rjmp L1
 // button0 pressed
 ...
 lds r24, 0x0010 // PIND->r24
 sbrc r24, 2 // test bit 2
 rjmp L2
 // button 1 pressed
 ...
L1:
L2:
 ret
```

PIND ist **volatile** und wird deshalb vor dem Test erneut aus dem Speicher geladen.

14-MC-2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.4 Exkurs: volatile

14-10

## Registerzugriff und Nebenläufigkeit

- Peripheriegeräte arbeiten **nebenläufig** zur Software
  - Wert in einem Hardwareregister kann sich **jederzeit** ändern
- Dies widerspricht einer Annahme des Compilers
  - Variabenzugriffe erfolgen **nur** durch die aktuell ausgeführte Funktion
    - Variablen können in Registern zwischengespeichert werden

|                                                                                                                                                                                                   |                                                                                                                                                                                                                                                                           |
|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| <pre>// C code #define PIND (*(uint8_t*)(0x10)) void foo(void) { ...   if( !(PIND &amp; 0x2) ) {     // button0 pressed   ... }   if( !(PIND &amp; 0x4) ) {     // button 1 pressed   ... }</pre> | <pre>// Resulting assembly code foo:   lds r24, 0x0010 // PIND-&gt;r24   sbrc r24, 1      // test bit 1   rjmp L1   // button0 pressed   ...   lds r24, 0x0010 // PIND-&gt;r24   sbrc r24, 2      // test bit 2   rjmp L2   // button 1 pressed   ... L1: L2:   ret</pre> |
|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|

PIND wird nicht erneut aus dem Speicher geladen. Der Compiler nimmt an, dass der Wert in r24 aktuell ist.

14-MC-2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.4 Exkurs: volatile

14-9

## Der volatile-Typmodifizierer (Forts.)

- Die **volatile**-Semantik verhindert viele Code-Optimierungen (insbesondere das Entfernen von **scheinbar unnützem Code**)
- Kann ausgenutzt werden, um aktives Warten zu implementieren:

```
// C code
void wait(void){
 for(uint16_t i = 0; i<0xffff;)
 i++;
} // compiler has optimized
 // "nonsensical" loop away
 // volatile!
```

```
// Resulting assembly code
wait:
 lds r24, 0x0010 // compiler has optimized
 sbrc r24, 1 // "nonsensical" loop away
 rjmp L1
 // volatile!
 lds r24, 0x0010 // compiler has optimized
 sbrc r24, 2 // "nonsensical" loop away
 rjmp L2
 ...
L1:
L2:
 ret
```

### Achtung: volatile → \$\$\$

Die Verwendung von **volatile** verursacht erhebliche Kosten

- Werte können nicht mehr in Registern gehalten werden
- Viele Code-Optimierungen können nicht durchgeführt werden

**Regel:** **volatile** wird nur in **begründeten Fällen** verwendet

14-MC-2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.4 Exkurs: volatile

14-11

## Peripheriegeräte: Ports

- **Port** := Gruppe von (üblicherweise 8) digitalen Ein-/Ausgängen
  - Digitaler Ausgang: Bitwert  $\rightarrow$  Spannungspiegel an  $\mu$ C-Pin
  - Digitaler Eingang: Spannungspiegel an  $\mu$ C-Pin  $\rightarrow$  Bitwert
  - Externer Interrupt: Spannungspiegel an  $\mu$ C-Pin  $\rightarrow$  Bitwert  
(bei Pegelwechsel)  $\rightsquigarrow$  Prozessor führt Interruptprogramm aus
- Die Funktion ist üblicherweise pro Pin konfigurierbar
  - Eingang
  - Ausgang
  - Externer Interrupt (nur bei bestimmten Eingängen)
  - Alternative Funktion (Pin wird von anderem Gerät verwendet)

14-MC-2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.5 Ports

14-12

## Beispiel ATmega32: Port-Register

- Pro Port  $x$  sind drei Register definiert (Beispiel für  $x = D$ )
    - **DDRx** **Data Direction Register:** Legt für jeden Pin  $i$  fest, ob er als Eingang (Bit  $i=0$ ) oder als Ausgang (Bit  $i=1$ ) verwendet wird.

|      |      |      |      |      |      |      |      |
|------|------|------|------|------|------|------|------|
| DDD7 | DDD6 | DDD5 | DDD4 | DDD3 | DDD2 | DDD1 | DDD0 |
| R/W  |
| 7    | 6    | 5    | 4    | 3    | 2    | 1    | 0    |
  - **PORTx** **Data Register:** Ist Pin  $i$  als Ausgang konfiguriert, so legt Bit  $i$  den Pegel fest ( $0=GND$  sink,  $1=Vcc$  source). Ist Pin  $i$  als Eingang konfiguriert, so aktiviert Bit  $i$  den internen Pull-Up-Widerstand ( $1=aktiv$ ).

|        |        |        |        |        |        |        |        |
|--------|--------|--------|--------|--------|--------|--------|--------|
| PORTD7 | PORTD6 | PORTD5 | PORTD4 | PORTD3 | PORTD2 | PORTD1 | PORTD0 |
| R/W    |
| 7      | 6      | 5      | 4      | 3      | 2      | 1      | 0      |

  - **PINx** **Input Register:** Bit  $i$  repräsentiert den Pegel an Pin  $i$  ( $1=high$ ,  $0=low$ ), unabhängig von der Konfiguration als Ein-/Ausgang.

|       |       |       |       |       |       |       |       |
|-------|-------|-------|-------|-------|-------|-------|-------|
| PIND7 | PIND6 | PIND5 | PIND4 | PIND3 | PIND2 | PIND1 | PIND0 |
| R     | R     | R     | R     | R     | R     | R     | R     |
| 7     | 6     | 5     | 4     | 3     | 2     | 1     | 0     |
- Verwendungsbeispiele:  $\leftrightarrow$  [3-5] und  $\leftrightarrow$  [3-8] [1, S. 66]

14-MC-2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.5 Ports

14-14

## Beispiel ATmega32: Port/Pin-Belegung

PDIP

|             |     |    |    |             |
|-------------|-----|----|----|-------------|
| (XCK/T0)    | PB0 | 1  | 40 | PA0 (ADC0)  |
| (T1)        | PB1 | 2  | 39 | PA1 (ADC1)  |
| (INT2/AIN0) | PB2 | 3  | 38 | PA2 (ADC2)  |
| (OC0/AIN1)  | PB3 | 4  | 37 | PA3 (ADC3)  |
| (SS)        | PB4 | 5  | 36 | PA4 (ADC4)  |
| (MOSI)      | PB5 | 6  | 35 | PA5 (ADC5)  |
| (MISO)      | PB6 | 7  | 34 | PA6 (ADC6)  |
| (SCK)       | PB7 | 8  | 33 | PA7 (ADC7)  |
| RESET       |     | 9  | 32 | AREF        |
| VCC         |     | 10 | 31 | GND         |
| GND         |     | 11 | 30 | AVCC        |
| XTAL2       |     | 12 | 29 | PC7 (TOSC2) |
| XTAL1       |     | 13 | 28 | PC6 (TOSC1) |
| (RXD)       | PD0 | 14 | 27 | PC5 (TDI)   |
| (TXD)       | PD1 | 15 | 26 | PC4 (TDO)   |
| (INT0)      | PD2 | 16 | 25 | PC3 (TMS)   |
| (INT1)      | PD3 | 17 | 24 | PC2 (TCK)   |
| (OC1B)      | PD4 | 18 | 23 | PC1 (SDA)   |
| (OC1A)      | PD5 | 19 | 22 | PC0 (SCL)   |
| (ICP1)      | PD6 | 20 | 21 | PD7 (OC2)   |

Aus Kostengründen ist nahezu jeder Pin **doppelt belegt**, die Konfiguration der gewünschten Funktion erfolgt durch die Software.

Beim SPiCboard werden z. B. Pins 39–40 als ADCs konfiguriert, um Poti und Photosensor anzuschließen.  
PORTA steht daher **nicht zur Verfügung**.

14-MC-2013-04-15

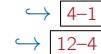


© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.5 Ports

14-13

## Strukturen: Motivation

- Jeder Port wird durch *drei* globale Variablen verwaltet
  - Es wäre besser diese **zusammen zu fassen**
  - „problembezogene Abstraktionen“
  - „Trennung der Belange“
- Dies geht in C mit **Verbundtypen** (Strukturen)

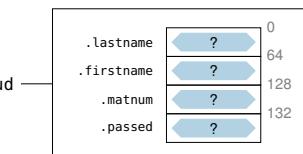


```
// Structure declaration
struct Student {
 char lastname[64];
 char firstname[64];
 long matnum;
 int passed;
};

// Variable definition
struct Student stud;
```

Ein Strukturtyp fasst eine Menge von Daten zu einem gemeinsamen Typ zusammen.

Die Datenelemente werden **hintereinander** im Speicher abgelegt.



14-MC-2013-04-15



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.6 Exkurs: Verbundtypen (struct, union)

14-15

## Strukturen: Variablendefinition und -initialisierung

- Analog zu einem Array kann eine Strukturvariable bei Definition elementweise initialisiert werden → [13-8]

```
struct Student {
 char lastname[64];
 char firstname[64];
 long matnum;
 int passed;
};
```

```
struct Student stud = { "Meier", "Hans",
 4711, 0 };
```

Die Initialisierer werden nur über ihre Reihenfolge, nicht über ihren Bezeichner zugewiesen.  
~ Potentielle Fehlerquelle bei Änderungen!

- Analog zur Definition von **enum**-Typen kann man mit → [6-8] **typedef** die Verwendung vereinfachen

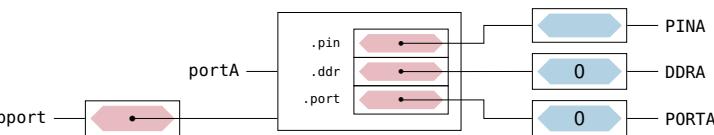
```
typedef struct {
 volatile uint8_t *pin;
 volatile uint8_t *ddr;
 volatile uint8_t *port;
} port_t;
```

```
port_t portA = { &PINA, &DDRA, &PORTA };
port_t portD = { &PIND, &DDRD, &PORTD };
```

14-MC-2013-04-15

© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.6 Exkurs: Verbundtypen (struct, union) 14-16

## Strukturen: Elementzugriff



- Bei einem Zeiger auf eine Struktur würde Klammerung benötigt

```
port_t * pport = &portA; // p --> portA
(*pport).port = 0; // clear all pins
(*pport).ddr = 0xff; // set all to output
```

- Mit dem **->**-Operator lässt sich dies vereinfachen  $s \rightarrow m \equiv (*s).m$

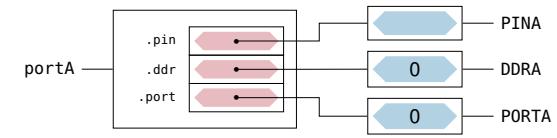
```
port_t * pport = &portA; // p --> portA
*pport->port = 0; // clear all pins
*pport->ddr = 0xff; // set all to output
```

$\rightarrow$  hat ebenfalls eine höhere Priorität als \*

14-MC-2013-04-15

© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.6 Exkurs: Verbundtypen (struct, union) 14-18

## Strukturen: Elementzugriff



- Auf Strukturelemente wird mit dem **.**-Operator zugegriffen [≈Java]

```
port_t portA = { &PINA, &DDRA, &PORTA };

*portA.port = 0; // clear all pins
*portA.ddr = 0xff; // set all to input
```

Beachte: **.** hat eine höhere Priorität als \*

14-MC-2013-04-15

© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.6 Exkurs: Verbundtypen (struct, union) 14-17

## Strukturen als Funktionsparameter

- Im Gegensatz zu Arrays werden Strukturen **by-value** übergeben

```
void initPort(port_t p){
 *p.port = 0; // clear all pins
 *p.ddr = 0xff; // set all to output

 p.port = &PORTD; // no effect, p is local variable
}

void main(){ initPort(portA); ... }
```

- Bei größeren Strukturen wird das **sehr ineffizient**

- Z. B. **Student** (→ [14-15]): Jedes mal 134 Byte allozieren und kopieren
- Besser man übergibt einen **Zeiger** auf eine **konstante Struktur**

```
void initPort(const port_t *p){
 *p->port = 0; // clear all pins
 *p->ddr = 0xff; // set all to output

 // p->port = &PORTD; compile-time error, *p is const!
}

void main(){ initPort(&portA); ... }
```

14-MC-2013-04-15

© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.6 Exkurs: Verbundtypen (struct, union) 14-19

## Bit-Strukturen: Bitfelder

- Strukturelemente können auf Bit-Granularität festgelegt werden
  - Der Compiler fasst Bitfelder zu passenden Ganzzahltypen zusammen
  - Nützlich, um auf einzelne Bit-Bereiche eines Registers zuzugreifen
- Beispiel

### MCUCR

**MCU Control Register:** Steuert Power-Management-Funktionen und Auslöser für externe Interrupt-Quellen INT0 und INT1. [1, S. 36+69]

| 7  | 6   | 5   | 4   | 3     | 2     | 1     | 0     |
|----|-----|-----|-----|-------|-------|-------|-------|
| SE | SM2 | SM1 | SM0 | ISC11 | ISC10 | ISC01 | ISC00 |

```
typedef struct {
 uint8_t ISC0 : 2; // bit 0-1: interrupt sense control INT0
 uint8_t ISC1 : 2; // bit 2-3: interrupt sense control INT1
 uint8_t SM : 3; // bit 4-6: sleep mode to enter on sleep
 uint8_t SE : 1; // bit 7 : sleep enable
} MCUCR_t;
```

14-MC: 2013-04-15

## Unions und Bit-Strukturen: Anwendungsbeispiel

- Unions werden oft mit Bit-Feldern kombiniert, um ein Register wahlweise „im Ganzen“ oder bitweise ansprechen zu können

```
typedef union {
 volatile uint8_t reg; // complete register
 volatile struct {
 uint8_t ISC0 : 2; // components
 uint8_t ISC1 : 2;
 uint8_t SM : 3;
 uint8_t SE : 1;
 };
} MCUCR_t;

void foo(void) {
 MCUCR_t *mcucr = (MCUCR_t *) (0x35);
 uint8_t oldval = mcucr->reg; // save register
 ...
 mcucr->ISC0 = 2; // use register
 mcucr->SE = 1; // ...
 ...
 mcucr->reg = oldval; // restore register
}
```

14-MC: 2013-04-15

## Unions

- In einer Struktur liegen die Elemente **hintereinander** im Speicher, in einer Union hingegen **übereinander**
  - Wert im Speicher lässt sich verschieden (Typ)-interpretieren
  - Nützlich für bitweise Typ-Casts
- Beispiel

```
void main(){
 union {
 uint16_t val;
 uint8_t bytes[2];
 } u;
 u.val = 0x4711;
 // show high-byte
 sb_7seg_showHexNumber(u.bytes[1]);
 ...
 // show low-byte
 sb_7seg_showHexNumber(u.bytes[0]);
 ...
}
```



47

11

14-MC: 2013-04-15 © dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.6 Exkurs: Verbundtypen (struct, union) 14-21



© dl GSPiC (Teil C, SS 14) 14 µC-Systemarchitektur | 14.6 Exkurs: Verbundtypen (struct, union) 14-22