

**Aufgabe 1: Zahlensysteme (14 Punkte)**

1. [8-Bit, positiv] Wandeln Sie folgende Zahlen zwischen Dezimal- und Binärsystem um.

$$(35)_{10} = (\square\square\square\square\square\square\square\square)_2$$

$$(170)_{10} = (\square\square\square\square\square\square\square\square)_2$$

$$(\square\square\square)_{10} = (10010110)_2$$

2. [8-Bit, B1] Berechnen Sie binär (im **B1-Komplement**) die Summe  $(-42) + (-35)$  sowie den Dezimalwert des gespeicherten Ergebnisses.

$$((\square)\square\square\square\square\square\square\square)_2 = (-42)_{10}$$

$$+ ((\square)\square\square\square\square\square\square\square)_2 = (-35)_{10}$$

$$((\square)\square\square\square\square\square\square\square)_2$$

$$+ ((\square)\square\square\square\square\square\square\square)_2$$

$$((\square)\square\square\square\square\square\square\square)_2 = (\square\square\square)_{10}$$

3. [5-Bit] Gegeben ist die Binärzahl  $(10101)_2$ . Welche Dezimalzahlen können dadurch in den verschiedenen Kodierungen dargestellt werden?

Positiv:  $(\square\square\square)_{10}$

Vorzeichenbit:  $(\square\square\square)_{10}$

B1-Komplement:  $(\square\square\square)_{10}$

B2-Komplement:  $(\square\square\square)_{10}$

4. [8-Bit, positiv] Berechnen Sie im **Hexadezimalsystem**:

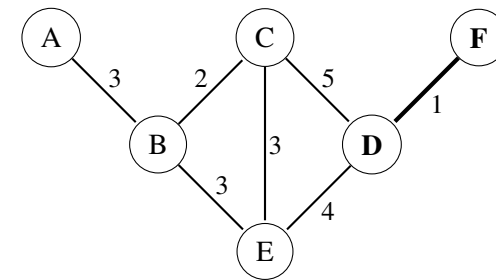
$$(\square\square)_{16} = (00111010)_2$$

$$+ (\square\square)_{16} = (01010100)_2$$

$$(\square\square)_{16} = (\square\square\square)_{10}$$

**Aufgabe 2: Graphen (16 Punkte)**

1. Gegeben ist der folgende gewichtete, ungerichtete Graph:



Verwenden Sie den Algorithmus von **Kruskal**, um den minimalen Spannbaum des abgebildeten Graphen zu bilden. Geben Sie hierfür an, in welcher Reihenfolge die Knoten in den Spannbaum aufgenommen werden.

**FD,**

Ist das Ergebnis von Kruskal für diesen Graphen eindeutig?

2. Zeichnen Sie den Graphen, der durch die unten abgebildete Adjazenzmatrix beschrieben wird.

	A	B	C	D	E
A	$\infty$	$\infty$	$\infty$	$\infty$	1
B	$\infty$	$\infty$	1	1	1
C	$\infty$	$\infty$	1	1	$\infty$
D	$\infty$	1	$\infty$	$\infty$	$\infty$
E	1	$\infty$	$\infty$	1	$\infty$

Bestimmen Sie die Grad-Zentralitäten des Graphen.

	Grad
A	<input type="text"/>
B	<input type="text"/>
C	<input type="text"/>
D	<input type="text"/>
E	<input type="text"/>

3. Gegeben ist folgende **Dijkstra**-Tabelle eines ungerichteten Graphen. Zeichnen Sie diesen Graph. Verwenden Sie dabei so wenig Kanten wie möglich.

A	B	C	D	E
$\infty$	$\infty$	$\infty$	$\infty$	0
8	$\infty$	$\infty$	3	
8	5	5		
6	5			
6				

### Aufgabe 3: (14 Punkte)

Bei den Einfachauswahlfragen in dieser Aufgabe ist jeweils nur **eine** richtige Antwort eindeutig anzukreuzen. Auf die richtige Antwort gibt es die angegebene Punktzahl.

Wollen Sie eine Antwort korrigieren, streichen Sie bitte die falsche Antwort mit drei waagrechten Strichen durch (~~☒~~) und kreuzen die richtige an.

Lesen Sie die Frage genau, bevor Sie antworten.

- a) Welche der folgenden Aussagen bzgl. der Interruptsteuerung ist richtig?

2 Punkte

- Flanken-gesteuerten Interrupts können nicht blockiert werden, da sie völlig unvorhersehbar auftreten.
- Während der Bearbeitung eines Interrupts nimmt der Prozessor keine weiteren Interrupts an.
- Wurde gerade ein Pegel-gesteuerter Interrupt ausgelöst, so muss erst ein Pegelwechsel der Interruptleitung stattfinden, bevor erneut ein Interrupt ausgelöst wird.
- Pegel-gesteuerte Interrupts werden beim Wechsel des Pegels ausgelöst.

- b) Welche der folgenden Aussagen zum Begriff *Rücksprungadresse* ist richtig?

2 Punkte

- Die Rücksprungadresse ermöglicht die Rückkehr ins Betriebssystem. Auf einer Mikrocontroller-Plattform ist sie allerdings nicht vorhanden.
- Bei Aufruf einer Funktion sichert der Prozessor selbstständig die Adresse der folgenden Instruktion. Dies ist die Rücksprungadresse.
- Bei Aufruf einer Funktion über einen Funktionszeiger muss der Programmierer eine Rücksprungadresse angeben, an der das Programm später fortgesetzt werden soll.
- Bei rekursiven Funktionsaufrufen erstellt der Compiler eine Rücksprungadresse um sicher zu stellen, dass die Rekursion terminiert.

- c) Welche Aussage zu Zeigern ist richtig?

2 Punkte

- Ein Zeiger kann zur Manipulation von schreibgeschützten Datenbereichen verwendet werden.
- Beim Rechnen mit Zeigern muss immer der Typ des Zeigers beachtet werden.
- Zeiger vom Typ `void*` benötigen weniger Speicher als andere Zeiger, da bei anderen Zeigertypen zusätzlich die Größe gespeichert werden muss.
- Die Speicherstelle, auf die ein Zeiger verweist, kann niemals selbst einen Zeiger enthalten.

d) Was bewirkt die folgende Funktion?

```
void func(int s1, int s2) {
    int tmp = s1;
    s1 = s2;
    s2 = tmp;
}
```

2 Punkte

- Der Compiler meldet bei der Übersetzung einen Fehler, weil die Funktionsparameter `s1` und `s2` nicht verändert werden dürfen.
- Bei einem Aufruf vertauscht die Funktion die Inhalte der an die formalen Parameter `s1` und `s2` übergebenen Variablen.
- Da in C Funktionen mit *call by value* aufgerufen werden, erhält die Funktion Kopien der Aufrufparameter, die sie vertauscht. Beim Aufrufer hat dies allerdings keine Auswirkungen.
- Die von `s2` adressierte Speicherzelle enthält nach dem Aufruf die in der Variablen `s1` abgelegte Speicheradresse.

e) Folgende Makrodefinition findet sich in der AVR-Bibliothek:

```
#define PINA (*(volatile uint8_t *)0x39)
```

2 Punkte

Welche der folgenden Aussagen bezüglich der Verwendung des `volatile`-Schlüsselworts ist in diesem Fall richtig?

- Das `volatile`-Schlüsselwort ermöglicht den sicheren Zugriff auf einzelne Bits des Registers.
- Wird der Port A als Eingang konfiguriert, könnte sich der Wert von `PINA` jederzeit ändern. Durch `volatile` wird der Compiler angewiesen, stets den aktuellen Wert aus `PINA` zu lesen.
- Das `volatile`-Schlüsselwort stellt hier sicher, dass der Zugriff auf `PINA` mit Interrupts synchronisiert wird.
- Auf der AVR-Plattform werden Hardware-Register (wie `PINA`) im RAM eingebettet. Das `volatile`-Schlüsselwort zeigt an, dass es sich dabei um flüchtigen Speicher handelt.

f) Welche Aussage zu Variablen in C ist richtig?

- Variablen vom Typ `int` haben auf allen Hardware-Plattformen dieselbe Größe.
- Wenn man bei einer `int8_t`-Variable zum Wert 127 eins dazu addiert, hat sie den Wert -128.
- Alle Variablen werden bei ihrer Deklaration mit dem Wert 0 initialisiert.
- Eine `int8_t`-Variable braucht mehr Speicher als eine `uint8_t`-Variable, weil zusätzlicher Platz für das Vorzeichen-Bit benötigt wird.

2 Punkte

g) Gegeben ist folgender Programmcode:

```
#define ABS(a) ((a) < 0 ? (-1) * (a) : (a))
int8_t a = 23;
int8_t b = ABS(++a);
```

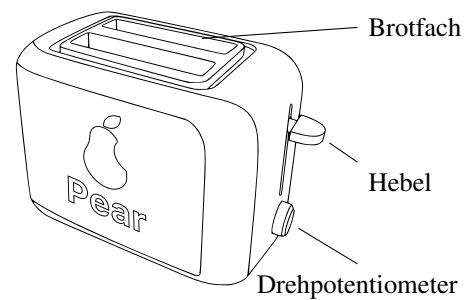
2 Punkte

Welchen Wert hat die Variable `b` nach Ausführung des Codes?

- 24
- 22
- 24
- 25

**Aufgabe 4: Toaster (31 Punkte)**

Sie dürfen diese Seite zur besseren Übersicht bei der Programmierung heraustrennen!



Eine bekannte Firma mit Obstlogo will in die zukunftssträchtige Haushaltsgeräteherstellung einsteigen, welche getreu populärer Designgrundlagen mit minimalistischen Interaktionsmöglichkeiten ausgestattet sein sollen. Das erste Produkt in diesem Segment soll ein Brotröstgerät (sog. „Toaster“) sein, welches neben einem Hebel für das Brotfach nur ein Drehpotentiometer („Touch Wheel“) zur Einstellung der Röstdauer (und damit der Bräune) als Benutzereingabe besitzt.

Durch Herabdrücken des Hebels wird das mit einem Federmechanismus ausgestattete Brotfach nach unten geschoben und intern ein Schalter gedrückt, wodurch ein Haltemagnet diese Stellung des Brotfachs beibehält. Das Heizelement wird solange aktiviert, bis die am Drehpotentiometer eingestellte Zeitdauer (20 Sekunden bis 10 Minuten) abgelaufen ist. Ein anschließendes Lösen des Haltemagnets lässt das Brotfach nach oben springen.

Auch während des Röstens kann die Zeitdauer über das Drehpotentiometer angepasst werden. Außerdem kann durch kräftiges Ziehen am Hebel während des Röstvorgangs der Haltemagnet überwunden und das Brotfach gehoben werden. Der Toaster registriert dies mittels des Schalters und beendet in diesem Fall den Röstvorgang.

Im Detail soll Ihr Programm wie folgt funktionieren:

- Initialisieren Sie die Hardware in der Funktion `void init(void)`. Treffen Sie hierbei keine Annahmen über den initialen Zustand der Hardware-Register.
- Mit dem durch Drücken des Hebels aktivierten Schalter am Brotfach beginnt der Röstvorgang:
  - Haltemagnet aktivieren, damit Hebel und Brotfach an der aktuellen Position verweilen.
  - Der Röstvorgang beginnt mit dem Anschalten des Heizelements.
  - Kapselung des Startvorgangs in der Funktion `void beginRoast(void)`.
- Für die Zeittaktung soll ein 8-Bit Timer so konfiguriert werden, dass er in der Lage ist Sekunden zu zählen (siehe *Information über die Hardware*).
- Jede Sekunde soll die bereits vergangene Röstzeit mit der Röstdauereinstellung am Drehpotentiometer verglichen werden und gegebenenfalls auf Änderungen reagiert werden.
- Die aktuelle Röstdauereinstellung am Drehpotentiometer kann über die Bibliotheksfunktion `getRoastTimeSeconds()` abgerufen werden, wobei der Rückgabewert maximal 600 (Sekunden) beträgt. Das Auslesen des Potentiometers und die Umrechnung beinhalten komplexe Operationen, so dass `getRoastTimeSeconds()` nicht mit gesperrten Interrupts aufgerufen werden darf.
- Nach Ablauf der Röstzeit oder durch Ziehen des Hebels wird der Röstvorgang beendet und das Brotfach gehoben:
  - Heizelement abschalten.
  - Haltemagnet deaktivieren, damit der Federmechanismus das Brotfach heben kann.
  - Kapselung in der Funktion `void endRoast(void)`.
- Der Energiebedarf soll minimal gehalten werden:
  - Auf Polling soll so weit wie möglich verzichtet werden – der Mikrocontroller soll so viel Zeit wie möglich im Schlafmodus verbringen.
  - Der Timer-Interrupt soll nur während des Röstvorgangs aktiviert sein. Der Timer selbst muss nicht deaktiviert werden, da dies alleine kein Aufwecken der CPU auslöst.
  - Für den Timer soll ein möglichst ressourcenschonender Vorteiler gewählt werden.

**Information über die Hardware**

Sie dürfen diese Seite zur besseren Übersicht bei der Programmierung heraustrennen!

Haltemagnet: **PORTB**, Pin 0

- Bei anliegendem HIGH-Pegel hält der Magnet das Brotfach in der unteren Position
- Pin als Ausgang konfigurieren: entsprechendes Bit in **DDRB**-Register auf 1
- Haltemagnet zunächst inaktiv, entsprechendes Bit in **PORTB**-Register auf 0

Heizelement: **PORTC**, Pin 3

- Bei anliegendem HIGH-Pegel beginnt das Heizelement Hitze zu emittieren.
- Pin als Ausgang konfigurieren: entsprechendes Bit in **DDRC**-Register auf 1
- Heizelement zunächst inaktiv, entsprechendes Bit in **PORTC**-Register auf 0

Schalter am Brotfach : Interruptleitung an **PORTD**, Pin 2

- active-low: Ist der Hebel gedrückt (Brotfach heruntergefahren), liegt ein LOW-Pegel an
- Pin als Eingang konfigurieren: entsprechendes Bit in **DDRD**-Register auf 0
- Internen Pull-Up-Widerstand aktivieren; entsprechendes Bit in **PORTD**-Register auf 1
- Externe Interruptquelle **INT0**, ISR-Vektor-Makro: **INT0\_vect**
- Aktivierung der Interruptquelle erfolgt durch Setzen des **INT0**-Bits im Register **EIMSK**
- Auslesen des Zustands über entsprechendes Bit im **PIND**-Register

Konfiguration der externen Interruptquelle **INT0** (Bits in Register **EICRA**)

ISC01	ISC00	Beschreibung
0	0	Interrupt bei low Pegel
0	1	Interrupt bei beliebiger Flanke
1	0	Interrupt bei fallender Flanke
1	1	Interrupt bei steigender Flanke

Zeitgeber (8-bit): **TIMER0**

- Es soll die Überlaufunterbrechung verwendet werden (ISR-Vektor-Makro: **TIMER0\_OVF\_vect**)
- Der ressourcenschonendste Vorteiler (*prescaler*) ist 1024, wodurch es bei dem 16 MHz CPU-Takt alle 16.384 ms zum Überlauf des Zählers kommt (8 Bit)
- Somit entsprechen 61 Überlaufunterbrechungen etwa einer Sekunde
- Aktivierung des Überlaufinterrupts erfolgt durch Setzen des **TOIE0**-Bits im Register **TIMSK0**

Konfiguration der Frequenz des Zeitgebers **TIMER0** (Bits in Register **TCCR0B**)

CS02	CS01	CS00	Beschreibung
0	0	0	Timer aus
0	0	1	CPU-Takt
0	1	0	CPU-Takt / 8
0	1	1	CPU-Takt / 64
1	0	0	CPU-Takt / 256
1	0	1	CPU-Takt / 1024
1	1	0	Ext. Takt (fallende Flanke)
1	1	1	Ext. Takt (steigende Flanke)

Ergänzen Sie das folgende Codegerüst so, dass ein vollständig übersetzbares Programm entsteht.

```
#include <avr/io.h>
#include <avr/interrupt.h>
#include <avr/sleep.h>
#include <stdint.h>

#include "roastcontrol.h"

uint16_t getRoastTimeSeconds();
```

// Funktionsdeklarationen, globale Variablen, etc.

// Unterbrechungsbehandlungsfunktionen



// Funktion main

// Ende Funktion main

M:

// Hilfsfunktion beginRoast

// Hilfsfunktion endRoast

R:

// Initialisierungsfunktion

// Ende Initialisierungsfunktion

I:

**Aufgabe 5: Speicherorganisation (15 Punkte)**

Das folgende Programm wird ohne Optimierungen übersetzt und auf einer 64-Bit-Architektur (mit 64-bit Speicheradressen) ausgeführt.

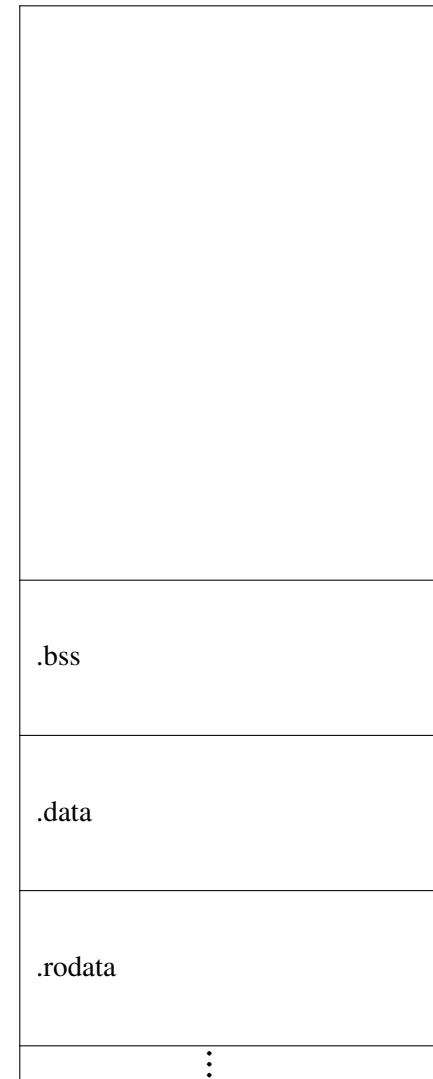
**Hinweis:** Lesen Sie zuerst die Aufgabenstellung – ein vollständiges Verständnis des Programms ist zur Bearbeitung der Aufgabe nicht notwendig.

```

1 #include <stdio.h>
2 #include <stdint.h>
3
4 #define x 5
5
6 const int n = x;
7 char a[x] = {'S', 'P', 'i', 'C', '!'};
8
9 static int i = 0;
10
11 static void swap(void) {
12     char *v = a + i--;
13     char t = *v;
14     *v = a[i];
15     a[i] = t;
16 }
17
18 int sort(void){
19     static int c = 0;
20     for(i = 0 ; i < n ; i++)
21         while (i > 0 && a[i] < a[i-1] && ++c)
22             swap();
23     return c;
24 }
25
26 int main(void){
27     printf("%. *s_(%d)\n", n, a, sort());
28     return 0;
29 }

```

**Speicheraufbau (vereinfacht):**



a) Vervollständigen Sie den (vereinfachten) Speicheraufbau:

5 Punkte

1) Ergänzen Sie *Stack* und *Heap* sowie deren Wachstumsrichtung in der Abbildung. (2 Punkte)

2) Ordnen Sie alle im Quelltext vorkommenden Variablen den dargestellten Speichersektionen zu. (3 Punkte)

b) Welche Speichergröße (in Bytes) wird für folgende Variablen auf der oben genannten 64-Bit-Architektur (mindestens) benötigt? (2 Punkte)

Variable	Speichergröße (in Bytes)
char *v (Zeile 12)	
char t (Zeile 13)	

c) Wann geschieht die statische und wann die dynamische Allokation? Ordnen Sie die genannten Speichersektionen entsprechend zu. Welcher Zusammenhang besteht dabei bezüglich der Lebensdauer der Variablen? (6 Punkte)

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----

d) Das Schlüsselwort `static` kann unterschiedliche Bedeutungen haben. Erläutern Sie, welche Auswirkung das Schlüsselwort jeweils auf die Variablen in Zeile 9 und Zeile 19 hat. (2 Punkte)

-----

-----

-----

-----

-----

-----

-----

-----

-----

-----