

Optimierung von Cache Performance und Vorhersagbarkeit

Verbesserung der internen Struktur und Management des Cache Verhaltens in Echtzeitsystemen mittels verschiedener Strategien

Vanessa Kern

Friedrich-Alexander Universität Erlangen-Nürnberg (FAU)

CS 4 - FAU







Voraussetzungen an Echtzeitsysteme

- Einhalten von Terminen
- Vorhersagbarkeit

Einleitung

Cache Management Strategien

- Cache Partitioning

- Cache Locking

Optimierung durch Scheduling

- Kontrollieren von Events

- Berechnung der Working Set Size (WSS)



Agenda

Einleitung

Cache Management Strategien

Cache Partitioning

Cache Locking

Optimierung durch Scheduling

Kontrollieren von Events

Berechnung der Working Set Size (WSS)



- Idee: Aufteilung des Caches in Teile und Verteilung auf Prozessoren



- Idee: Aufteilung des Caches in Teile und Verteilung auf Prozessoren

Operating System Components (OSC)



- Idee: Aufteilung des Caches in Teile und Verteilung auf Prozessoren

Operating System Components (OSC)

- Aufteilung von Daten im Hauptspeicher in Komponenten



- Idee: Aufteilung des Caches in Teile und Verteilung auf Prozessoren

Operating System Components (OSC)

- Aufteilung von Daten im Hauptspeicher in Komponenten
- Gemeinsame Daten zur Ausführung von Anwendungen



- Idee: Aufteilung des Caches in Teile und Verteilung auf Prozessoren

Operating System Components (OSC)

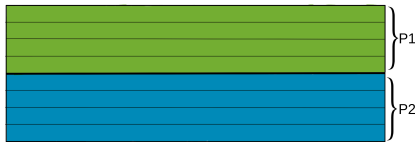
- Aufteilung von Daten im Hauptspeicher in Komponenten
- Gemeinsame Daten zur Ausführung von Anwendungen
- **Granularität:** Vielfaches einer Cachezeile



- **Statisch**



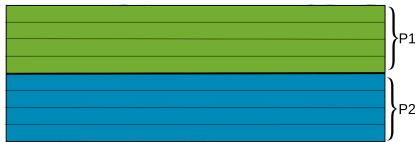
■ Statisch



Statische Verteilung



■ Statisch

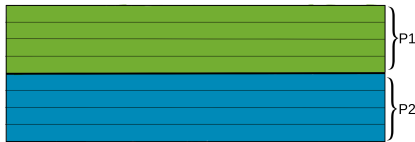


+ Bei geringer Anzahl
an Prozessoren

Statische Verteilung



■ Statisch

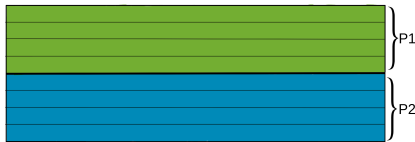


Statische Verteilung

- + Bei geringer Anzahl an Prozessoren
- + Mehrere Cachezeilen pro Prozessor



■ Statisch



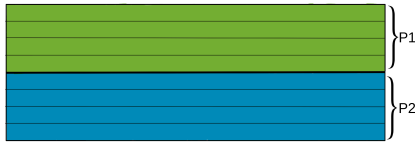
Statische Verteilung

- + Bei geringer Anzahl an Prozessoren
- + Mehrere Cachezeilen pro Prozessor

■ Dynamisch



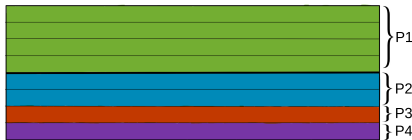
■ Statisch



Statische Verteilung

- + Bei geringer Anzahl an Prozessoren
- + Mehrere Cachezeilen pro Prozessor

■ Dynamisch

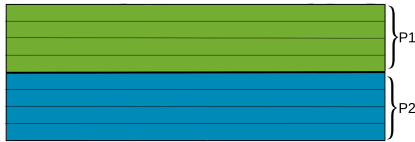


Dynamische Verteilung



Statisch vs. Dynamisch

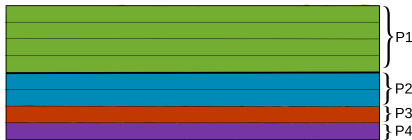
■ Statisch



Statische Verteilung

- + Bei geringer Anzahl an Prozessoren
- + Mehrere Cachezeilen pro Prozessor

■ Dynamisch

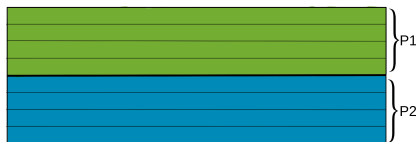


Dynamische Verteilung

- + Fair bei größerer Anzahl an Prozessoren



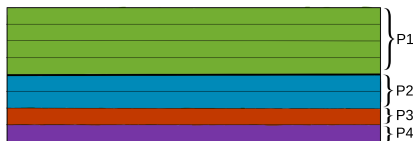
■ Statisch



Statische Verteilung

- + Bei geringer Anzahl an Prozessoren
- + Mehrere Cachezeilen pro Prozessor

■ Dynamisch



Dynamische Verteilung

- + Fair bei größerer Anzahl an Prozessoren
- Overhead für zusätzliche Berechnungen



Einleitung

Cache Management Strategien

Cache Partitioning

Cache Locking

Optimierung durch Scheduling

Kontrollieren von Events

Berechnung der Working Set Size (WSS)



Problem

Hohe Cache Miss Rate



Problem

Hohe Cache Miss Rate

- **Idee:**
 - Blockieren einzelner Zeilen im Cache



Problem

Hohe Cache Miss Rate

■ Idee:

- Blockieren einzelner Zeilen im Cache
- Auswahl der Zeilen mit der höchsten Miss Rate



Problem

Hohe Cache Miss Rate

■ Idee:

- Blockieren einzelner Zeilen im Cache
- Auswahl der Zeilen mit der höchsten Miss Rate
- Granularität:



Problem

Hohe Cache Miss Rate

■ Idee:

- Blockieren einzelner Zeilen im Cache
- Auswahl der Zeilen mit der höchsten Miss Rate
- Granularität:
 - Speicherplatz kompletter Funktionen



Problem

Hohe Cache Miss Rate

■ Idee:

- Blockieren einzelner Zeilen im Cache
- Auswahl der Zeilen mit der höchsten Miss Rate
- Granularität:
 - Speicherplatz kompletter Funktionen
 - Einzelne Speicher Blöcke



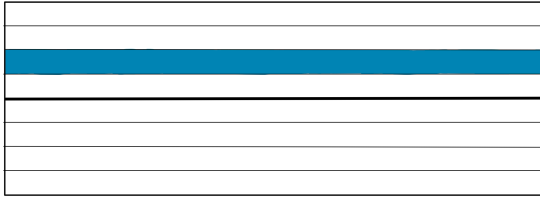
Problem

Hohe Cache Miss Rate

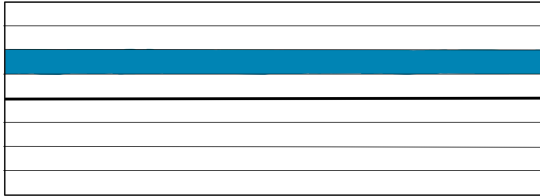
Idee:

- Blockieren einzelner Zeilen im Cache
- Auswahl der Zeilen mit der höchsten Miss Rate
- Granularität:
 - Speicherplatz kompletter Funktionen
 - Einzelne Speicher Blöcke
 - „Lockdown by way“





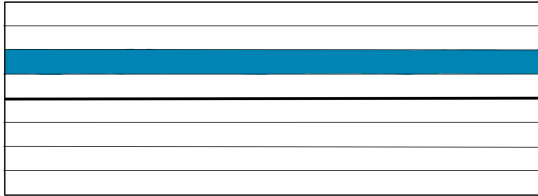
Blockierte Cachezeile („lockdown by way“)



Blockierte Cachezeile („lockdown by way“)

- Vorteile
 - Verringerung von Cache Misses

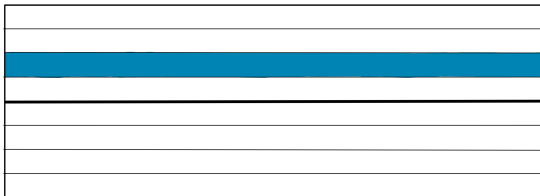




Blockierte Cachezeile („lockdown by way“)

- Vorteile
 - Verringerung von Cache Misses
 - Energieeffizienz

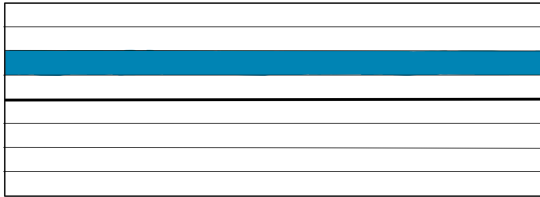




Blockierte Cachezeile („lockdown by way“)

- Vorteile
 - Verringerung von Cache Misses
 - Energieeffizienz
 - Gesteigerte Vorhersagbarkeit





Blockierte Cachezeile („lockdown by way“)

- Vorteile
 - Verringerung von Cache Misses
 - Energieeffizienz
 - Gesteigerte Vorhersagbarkeit
- Nachteil
 - Overhead bei komplett blockiertem Cache



Einleitung

Cache Management Strategien

Cache Partitioning

Cache Locking

Optimierung durch Scheduling

Kontrollieren von Events

Berechnung der Working Set Size (WSS)



- **Idee:**



- **Idee:**
 - Sammlung von Daten in **Operating System Components (OSC)**



■ Idee:

- Sammlung von Daten in **Operating System Components (OSC)**
- Keine direkten Funktionsaufrufe zwischen OSCs



■ Idee:

- Sammlung von Daten in **Operating System Components (OSC)**
- Keine direkten Funktionsaufrufe zwischen OSCs
- Kontrolle der Kommunikation durch Events



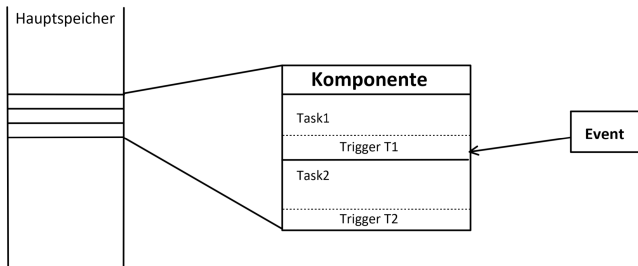
■ Idee:

- Sammlung von Daten in **Operating System Components (OSC)**
- Keine direkten Funktionsaufrufe zwischen OSCs
- Kontrolle der Kommunikation durch Events
- Aufruf eines Triggers, der die Komponente ausführt



■ Idee:

- Sammlung von Daten in **Operating System Components (OSC)**
- Keine direkten Funktionsaufrufe zwischen OSCs
- Kontrolle der Kommunikation durch Events
- Aufruf eines Triggers, der die Komponente ausführt



Aufruf eines Triggers durch ein Event

Wichtig



Wichtig

- Ausführung nur eines Triggers pro Komponente



Wichtig

- Ausführung nur eines Triggers pro Komponente
- Verwendung von Cache Locking und Cache Partitioning



Wichtig

- Ausführung nur eines Triggers pro Komponente
- Verwendung von Cache Locking und Cache Partitioning

- Vorteile
 - Kontrolle über Inhalt des Caches



Wichtig

- Ausführung nur eines Triggers pro Komponente
- Verwendung von Cache Locking und Cache Partitioning

- Vorteile
 - Kontrolle über Inhalt des Caches
 - Energieeffizienz



Wichtig

- Ausführung nur eines Triggers pro Komponente
- Verwendung von Cache Locking und Cache Partitioning

- Vorteile
 - Kontrolle über Inhalt des Caches
 - Energieeffizienz
 - Vorhersagbarkeit



Wichtig

- Ausführung nur eines Triggers pro Komponente
- Verwendung von Cache Locking und Cache Partitioning

■ Vorteile

- Kontrolle über Inhalt des Caches
- Energieeffizienz
- Vorhersagbarkeit

■ Nachteil

- Overhead



- Annahmen:



- Annahmen:
 - Mehrere Jobs pro MTT



- Annahmen:
 - Mehrere Jobs pro MTT
 - Existenz einer Deadline für jeden Job



- Annahmen:
 - Mehrere Jobs pro MTT
 - Existenz einer Deadline für jeden Job

Thrashing

Abbildung mehrere Speicher Blöcke auf die gleiche Cachezeile
→ Kontinuierliches Ein- und Auslagern von Blöcken



- Annahmen:
 - Mehrere Jobs pro MTT
 - Existenz einer Deadline für jeden Job

Thrashing

Abbildung mehrere Speicher Blöcke auf die gleiche Cachezeile
→ Kontinuierliches Ein- und Auslagern von Blöcken

Tardy Jobs

Ausführung eines Jobs erst nach seiner Deadline



Working Set Size (WSS)

Größe der Daten einer Task



Working Set Size (WSS)

Größe der Daten einer Task

- **Idee:**
Kontrolle der Summe der
WSSs im Cache



Working Set Size (WSS)

Größe der Daten einer Task

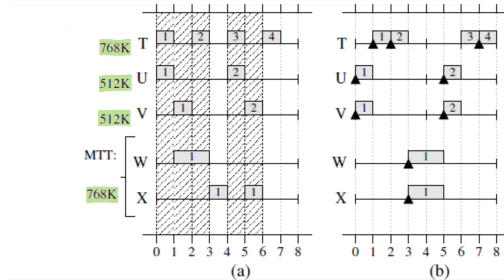
Idee:

Kontrolle der Summe der WSSs im Cache

```
struct queue *promoted; *edf;
int curCacheSize; maxCacheSize;
// Mark if tardy
if edf->first->deadline < currentTime() then
    | edf->first->tardy = true;
end
// Promotion
while edf->next != NULL do
    struct element *smallest = edf->first;
    if edf->next->wss < smallest->wss then
        | smallest = edf->next;
    end
    push(smallest, promoted);
end
// Scheduling
if edf->first->tardy then
    if (curCacheSize + edf->first->wss) > maxCacheSize then
        | idleCore;
    end
    schedule edf->first;
    curCacheSize += edf->first->wss;
else
    if (curCacheSize + promoted->first->wss) > maxCacheSize
    then
        | idleCore;
    else
        | schedule promoted->first;
        | curCacheSize += promoted->first->wss;
    end
end
end
```

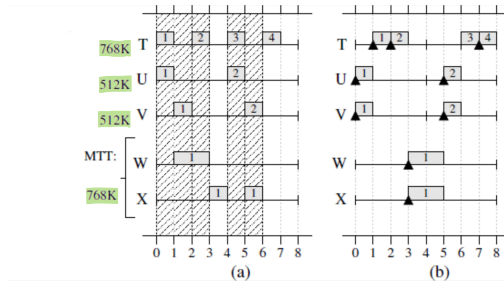
Algorithm 1: Order of scheduling.





Scheduling Tasks nach [1]



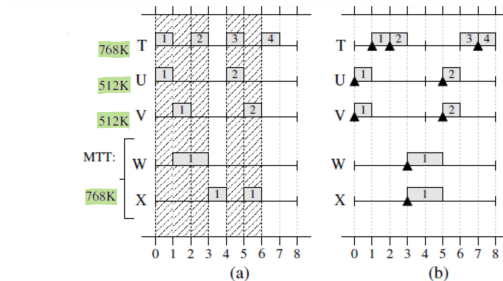


Scheduling Tasks nach [1]

Vorteile

- Verbesserte Cache Performance



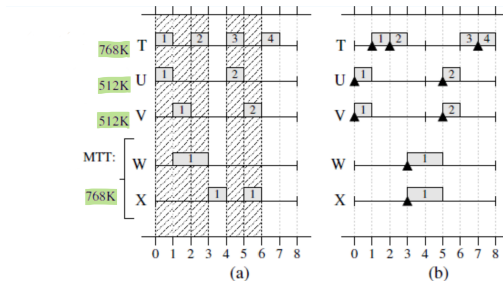


Scheduling Tasks nach [1]

Vorteile

- Verbesserte Cache Performance
- Weniger Energie Kosten für Task Ausführung



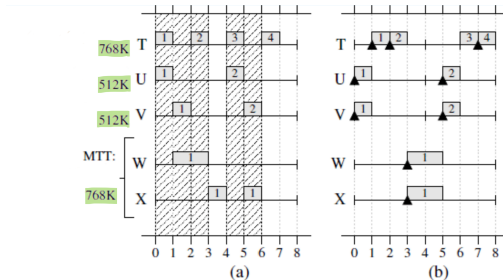


Scheduling Tasks nach [1]

Vorteile

- Verbesserte Cache Performance
- Weniger Energie Kosten für Task Ausführung
- Gesteigerte Vorhersagbarkeit





Scheduling Tasks nach [1]

- Vorteile
 - Verbesserte Cache Performance
 - Weniger Energie Kosten für Task Ausführung
 - Gesteigerte Vorhersagbarkeit
- Nachteil
 - Keine Vermeidung von tardy Jobs



Einleitung

Cache Management Strategien

- Cache Partitioning

- Cache Locking

Optimierung durch Scheduling

- Kontrollieren von Events

- Berechnung der Working Set Size (WSS)



- Zählen von Cache Misses durch Performance Counter



- Zählen von Cache Misses durch Performance Counter

Formel

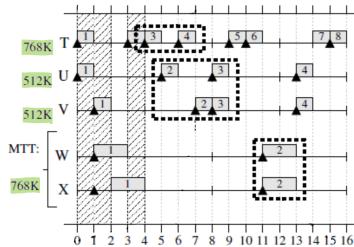
$$WSS = \frac{\text{AnzahlCacheMisses}}{\text{AnzahlAnJobsDesMTT}} * \text{GrösseDerCachezeile}$$



- Zählen von Cache Misses durch Performance Counter

Formel

$$WSS = \frac{\text{AnzahlCacheMisses}}{\text{AnzahlAnJobsDesMTT}} * \text{GrösseDerCachezeile}$$



Scheduling Tasks mit Profiler nach [1]



Voraussetzungen an Echtzeitsysteme



Voraussetzungen an Echtzeitsysteme

- Einhalten von Terminen



Voraussetzungen an Echtzeitsysteme

- Einhalten von Terminen
- Vorhersagbarkeit



Voraussetzungen an Echtzeitsysteme

- Einhalten von Terminen
- Vorhersagbarkeit

- Einhalten von Terminen durch **Scheduling**

- Kontrolle von Events
- Weniger Cache Misses



Voraussetzungen an Echtzeitsysteme

- Einhalten von Terminen
- Vorhersagbarkeit

- Einhalten von Terminen durch **Scheduling**
 - Kontrolle von Events
 - Weniger Cache Misses
- Vorhersagbarkeit durch **Management Strategien**
 - Wissen darüber, wo sich Daten befinden



Voraussetzungen an Echtzeitsysteme

- Einhalten von Terminen
 - Vorhersagbarkeit
-
- Einhalten von Terminen durch **Scheduling**
 - Kontrolle von Events
 - Weniger Cache Misses
 - Vorhersagbarkeit durch **Management Strategien**
 - Wissen darüber, wo sich Daten befinden

Vielen Dank für die Aufmerksamkeit!





[John M. Calandrino and James H. Anderson.](#) „On the Design and Implementation of a Cache-Aware Multicore Real-Time Scheduler“. In: 2009, Seiten 194–204.

